PATENT ABSTRACTS OF JAPAN

(11)Publication number:

10-294529

(43)Date of publication of application: 04.11.1998

(51)Int.CI.

H01S 3/18 H01L 29/06 H01L 33/00

(21)Application number: 09-206937

(71)Applicant: TOSHIBA CORP

(22)Date of filing: 31.07.1997

(72)Inventor: HATAGOSHI GENICHI

ONOMURA MASAAKI

JOHN LENEY SUZUKI MARIKO **NUNOGAMI SHINYA** ISHIKAWA MASAYUKI

(30)Priority

Priority number: 08237695

Priority date: 09.09.1996

Priority country: JP

09 36010

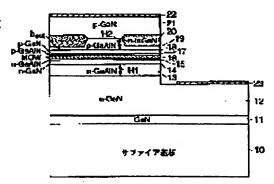
20.02.1997

JP

(54) SEMICONDUCTOR LASER AND ITS MANUFACTURE (57)Abstract:

PROBLEM TO BE SOLVED: To actualize a projection beam of good quality which can be oscillated continuously in basic lateral mode and has no astigmatism suitable for the light source of an optical disk system, etc.

SOLUTION: The semiconductor laser is constituted by forming an n type GaAlN clad layer 13, an active layer 16 of MQW (multiquantum well), and a p type GaAIN clad layer 19 on an n type GaN buffer layer 11 on a sapphire substrate 10 and the clad layer 19 is equipped with a double heterostructure part with striped ridges and a light confinement layer formed in an area other than the ridge part of the clad layer 19 on the double heterostructure part. In this case, the refractive index of the light confinement layer is made larger than the refractive index of the p type GaAIN clad layer. Consequently, threshold current density is reduced by controlling a lateral mode by forming a waveguide structure with a refractive index distribution, and in the lateral mode, an InGaAIBN-based semiconductor laser can continuously be oscillated.



LEGAL STATUS

[Date of request for examination]

22.03.2001

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application

converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平10-294529

(43)公開日 平成10年(1998)11月4日

(51) Int.Cl.		識別記号		FΙ				
H01S	3/18		-	H01S	3/18			
H01L	29/06			HOIL	29/06			
	33/00				33/00		С	

審査請求 未請求 請求項の数12 OL (全 38 頁)

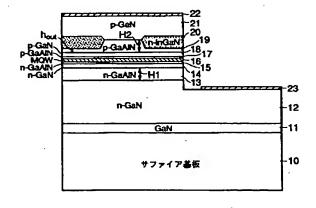
		不调点的	木南水 南水坝VXII OL (主 30 頁)
(21)出願番号	特顏平9-206937	(71)出顧人	000003078
			株式会社東芝
(22)出顧日	平成9年(1997)7月31日		神奈川県川崎市幸区堀川町72番地
		(72)発明者	被多腰 玄一
(31)優先権主張番号	特顧平8-237695		神奈川県川崎市幸区小向東芝町1番地 株
(32)優先日	平8 (1996) 9月9日		式会社東芝研究開発センター内
(33)優先権主張国	日本 (JP)	(72)発明者	小野村 正明
(31)優先権主張番号	特顯平9-36010		神奈川県川崎市幸区小向東芝町1番地 株
(32) 優先日	平 9 (1997) 2 月20日		式会社東芝研究開発センター内
(33)優先権主張国	日本 (JP)	(72)発明者	ジョン・レニー
			神奈川県川崎市幸区小向東芝町1番地 株
			式会社東芝研究開発センター内
		(74)代理人	弁理士 鈴江 武彦 (外6名)
			最終頁に続く

(54) 【発明の名称】 半導体レーザ及びその製造方法

(57)【要約】

【課題】 本発明は、基本横モードで連続発振することができ、光ディスクシステム等の光源に適した非点収差のない良質の出射ビームの実現を図る。

【解決手段】 サファイア基板10上のn型GaNバッファ層11上にn型GaAlNクラッド層13、MQWの活性層16、及びp型GaAlNクラッド層19を形成してなり、クラッド層19にストライブ状のリッジを有するダブルヘテロ構造部と、このダブルヘテロ構造部としてのクラッド層19のリッジ部以外の領域に形成された光閉込め層とを備え、光閉込め層の屈折率をp型GaAlNクラッド層の屈折率よりも大きくすることにより、屈折率分布による導波構造を形成して横モードを制御するので、しきい電流密度を低減でき、かつ基本横モードで連続発振できるInGaAlBN系の半導体レーザ及びその製造方法。



【特許請求の範囲】

【請求項1】 窒素を含む III-V族化合物半導体からなる半導体レーザであって、

基板と、

基板上に形成された第1導電型クラッド層と、

この第1導電型クラッド層上に形成された少なくとも活性層を含むコア領域と、

このコア領域上に形成され、ストライプ状のリッジを有する第2導電型クラッド層と、

前記第1導電型クラッド層、前記コア領域及び前記第2 導電型クラッド層からなるダブルヘテロ構造と、

前記第2導電型クラッド層上に前記リッジの側部に沿って選択的に形成された光閉込め層と、

この光閉込め層上及び前記第2導電型クラッド層のリッジ上に形成された第2導電型コンタクト層と、

この第2導電型コンタクト層上に形成された第1電極と、

前記基板における前記第1導電型クラッド層とは異なる 領域に形成された第2電極とを備え、

前記光閉込め層は、窒素を含む III-V族化合物半導体 からなり、該光閉込め層の屈折率が前記第2導電型クラッド層の屈折率より大きいことを特徴とする半導体レー ザ。

【請求項2】 請求項1に記載の半導体レーザにおいて

前記コア領域内の活性層は、少なくとも In_a Ga_b Al_c $B_{1-a-b-c}$ N $(0 \le a, b, c, a+b+c \le 1)$ からなる井戸層と In_e Ga_f Al_g $B_{1-e-f-g}$ N $(0 \le e, f, g, e+f+g \le 1)$ からなる障壁層とで構成される単一量子井戸又は多重量子井戸であることを特徴とする半導体レーザ。

【請求項3】 請求項1に記載の半導体レーザにおいて、

前記第1導電型クラッド層が In_x Ga_y Al_z B 1-x-y-z $(0 \le x, y, z, x+y+z \le 1)$ からなり、前記第2導電型クラッド層が In_u Ga_y Al_w B 1-u-v-w $(0 \le u, v, w, u+v+w \le 1)$ からなり、

前記コア領域の総厚dと発振波長入に対し、前記第1導 電型クラッド層の厚さH1及び前記第2導電型クラッド 層におけるリッジを含む厚さH2が、

0. 18 $(zd/\lambda)^{-1/2} \le H 1/\lambda \le 0$. 27 $(zd/\lambda)^{-1/2}$

0. 18 (wd/ λ) $^{-1/2} \le H 2/\lambda \le 0$. 27 (wd/ λ) $^{-1/2}$

を満たす範囲にあることを特徴とする半導体レーザ。 【請求項4】 請求項1に記載の半導体レーザにおいて、

前記光閉込め層の導電型は、前記第2導電型クラッド層 の導電型と同じであることを特徴とする半導体レーザ。 【請求項5】 請求項1に記載の半導体レーザにおいて、

前記光閉込め層のパンドギャップエネルギーは、前記活性層のパンドギャップエネルギーより小さいことを特徴とする半導体レーザ。

【請求項6】 請求項1に記載の半導体レーザにおいて、

前記第2導電型クラッド層のリッジと前記第2導電型コンタクト層との間に形成され、前記第2導電型クラッド層のバンドギャップエネルギーと前記第2導電型コンタクト層のバンドギャップエネルギーとの中間の値のバンドギャップエネルギーをもつ第2導電型キャップ層を備えており、

前記光閉込め層と前記第2導電型コンタクト層とは、同一材料からなる1つの層であることを特徴とする半導体レーザ。

【請求項7】 請求項1に記載の半導体レーザにおいて、

前記コア領域は、

前記活性層を挟むように形成され、前記量子井戸の平均 屈折率より小さくかつ各クラッド層の屈折率より大きい 屈折率を有する複数の導波層と、

少なくとも一方のクラッド層と前記活性層との間に形成され、 In_s Ga_t Al_h $B_{1-s-t-h}$ N $(0 \le s$, t, h, $s+t+h \le 1$) からなり、前記導波層のパンドギャップエネルギーよりも大きいパンドギャップエネルギーを有するキャリアオーパーフロー防止層とを備えていることを特徴とする半導体レーザ。

【請求項8】 請求項7に記載の半導体レーザにおいて、

前記キャリアオーバーフロー防止層のA1組成hは、0 くhく0.2を満たす範囲にあることを特徴とする半導体レーザ。

【請求項9】 窒素を含む III-V族化合物半導体からなる半導体レーザであって、

基板と、

基板上に形成され、 $In_x Ga_y Al_z B_{1-x-y-z} N$ ($0 \le x$, y, z, $x+y+z \le 1$) からなる第 1 導電型クラッド層と、

この第1導電型クラッド層上に形成された少なくとも活性層を含むコア領域と、

このコア領域上に形成され、 $In_x Ga_y Al_z$ IB 1-x-y-z N $(0 \le x, y, z, x+y+z \le 1)$ からなり、ストライプ状のリッジを有する第 2 導電型クラッド層と、

前記第1導電型クラッド層、前記コア領域及び前記第2 導電型クラッド層からなるダブルヘテロ構造と、

前記第2導電型クラッド層の少なくとも一部に接して形成された第2導電型コンタクト層と、

この第2導電型コンタクト層上に形成された第1電極

と、

前記基板における前記第1導電型クラッド層とは異なる 領域に形成された第2電極とを備え、

前記活性層は、 In_a Ga_b Al_c $B_{1-a-b-c}$ N (0 \leq a, b, c, a+b+c \leq 1) からなる井戸層と In_e Ga_f Al_g $B_{1-e-f-g}$ N (0 \leq e, f, g, e+f+g \leq 1) からなる障壁層とで構成される単一量子井戸または多重量子井戸からなり、

前記井戸層の総厚 d_{act} は、 0.5μ m未満であり、前記各クラッド層のA1組成 x_{Al} 、コア領域の平均In組成 y_{In} 、両組成の和 Δx ($=x_{Al}+y_{In}$)、前記コア領域の総厚 H_{core} および前記各クラッド層の厚さ H_{clad} は、発振波長入に対し、

 $\Delta x \cdot (H_{core}/\lambda) \cdot (H_{clad}/\lambda) \ge 0.08$ を満たしていることを特徴とする半導体レーザ。

【請求項10】 窒素を含む III-V族化合物半導体からなる半導体レーザであって、

基板と、

基板上に形成され、 $In_x Ga_y Al_z B_{1-x-y-z} N$ ($0 \le x$, y, z, $x+y+z \le 1$) からなる第1導電型クラッド層と、

この第1導電型クラッド層上に形成され、 In_a Ga_b Al_c $B_{1-a-b-c}$ N $(0 \le a, b, b, a+b+c \le 1)$ からなる井戸層と In_e Ga_f Al_g $B_{1-e-f-g}$ N $(0 \le e, f, g, e+f+g \le 1)$ からなる障壁層とで構成される単一量子井戸または多重量子井戸の活性層を含むコア領域と、

このコア領域上に形成され、 In_x Ga_y $A1_z$ B 1-x-y-z N $(0 \le x, y, z, x+y+z \le 1)$ からなり、ストライプ状のリッジを有する第 2 導電型クラッド 層と、

前記コア領域、前記第1導電型クラッド層および第2導 電型クラッド層からなるダブルヘテロ構造部と、

前記第2導電型クラッド層の少なくとも一部に接して形成された第2導電型コンタクト層と、

この第2導電型コンタクト層上に形成された第1電極 と、

前記基板における前記第1導電型クラッド層とは異なる 領域に形成された第2電極とを備え、

前記コア領域は、前記活性層を挟むように形成された I n_u Ga_v Al_w $B_{1-u-v-w}$ N (0 < $u \le 1$, 0 \le v < 1, 0 \le w < 1) からなる複数の導波層を含み、

前記コア領域の総厚 H_{core} およびコア領域の平均 I_n 組成 y_{In} は、発振波長人に対し、 $(y_{In})^{1/2}$ ・ $(H_{core}/\lambda) \ge 0$. 15を満たしていることを特徴とする半導体レーザ。

【請求項11】 窒素を含む III-V族化合物半導体からなる半導体レーザであって、

基板と、

前記基板上に選択的に形成された第1の第1導電型クラ

ッド層と、

この第1の第1導電型クラッド上に形成され、少なくとも活性層を含む第1のコア領域と、

この第1のコア領域上に形成され、ストライプ状のリッジを有する第1の第2導電型クラッド層と、

前記第1の第1導電型クラッド層、前記第1のコア領域 及び第1の第2導電型クラッド層を有する第1のダブル ヘテロ構造と、

前記第1の第2導電型クラッド層上にリッジの側部に沿って選択的に形成された第1の光閉込め層と、

この第1の光閉込め層上及び前記第2導電型クラッド層のリッジ上に形成された第1の第2導電型コンタクト層と、

この第1の第2導電型コンタクト層上に形成された第1 電極と、

前記基板上における前記第1の第1導電型クラッド層と は異なる領域に選択的に形成された第2の第1導電型ク ラッド層と、

この第2の第1導電型クラッド上に形成され、少なくとも第1及び第2の活性層を含む第2のコア領域と、

この第2のコア領域上に形成され、ストライプ状のリッジを有する第2の第2導電型クラッド層と、

前記第2の第1導電型クラッド層、前記第2のコア領域 及び第2の第2導電型クラッド層を有する第2のダブル ヘテロ構造と、

前記第2の第2導電型クラッド層上にリッジの側部に沿って選択的に形成された第2の光閉込め層と、

この第2の光閉込め層上及び前記第2導電型クラッド層のリッジ上に形成された第2の第2導電型コンタクト層と、

この第2の第2導電型コンタクト層上に形成された第2 電極と、

前記基板における前記第1及び第2の導電型クラッド層 とは異なる領域に形成された共通電極とを備え、

前記第1のコア領域の活性層及び前記第2のコア領域の第1の活性層は、前記第2の活性層よりも前記基板に近い位置に同時に形成され、且つ前記第2の活性層のバンドギャップエネルギーよりも大きいバンドギャップエネルギーを有し、

前記各第1 導電型クラッド層は、 In_x Ga_y Al_z B 1-x-y-z N (0 \leq x, y, z, $x+y+z \leq$ 1) からなり、

前記各第2 導電型クラッド層は、 $I n_{\dot{u}} Ga_v A l_w B l_{-u-v-w} N (0 \le u, v, w, u+v+w \le 1)$ からなり、

前記光閉込め層は、 I_{n_p} G_{a_q} A_{1_r} $B_{1-p-q-r}$ N (0 \leq 1, 0 \leq q, r < 1, 0 < p + q + r \leq 1) からなり、前記第 2 導電型クラッド層の屈折率よ りも大きい屈折率を有していることを特徴とする半導体 レーザ。

【請求項12】 窒素を含む III-V族化合物半導体からなる半導体レーザの製造方法であって、

基板上に少なくとも、第1導電型クラッド層、少なくとも活性層を含むコア領域、第2導電型クラッド層及び第2導電型キャップ層を順次結晶成長させる工程と、

この第2導電型キャップ層上に選択的に SiO_2 層およびレジスト層からなるストライプ状のマスクを形成する工程と、

ドライエッチングにより、前記第2導電型キャップ層における前記マスク以外の領域を少なくとも前記第2導電型クラッド層を露出させるまで選択的に除去し、ストライプ状のリッジを形成する工程と、

前記マスクを用いた選択成長により、前記第2導電型クラッド層上に前記リッジの側部に沿って電流阻止層を形成する工程と、

前記マスクを除去して前記第2導電型キャップ層を露出 させる工程と、

前記第2導電型キャップ層上及び前記電流阻止層上に第2導電型コンタクト層を成長させる工程とを含んでいることを特徴とする半導体レーザの製造方法。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、化合物半導体材料を用いた半導体レーザ及びその製造方法に係わり、特に InGaAlBN系材料を用いた半導体レーザ及びその製造方法に関する。

[0002]

【従来の技術】近年、光ディスクの高密度化等で必要とされる短波長光源として、InGaAlN系材料を用いた半導体レーザの開発が進められている。この種の材料による半導体レーザでは、短波長化により小さなピームに絞ることが可能となり、光ディスクなどの高密度情報処理用の光源として期待されている。この材料系で電流注入による発振を実現した構造として、多重量子井戸構造を用いた半導体レーザが報告されている(例えば下記文献)。

[0003] 1) S.Nakamura, M.Senoh, S.Nagahama, N.Iwasa, T.Yamada, T.Matsushita, H.Kiyoku and Y.Sugimoto:"InGaN-based multi-quantum-well-structure laser diodes", Jpn. J. Appl. Phys., 35(1996)pp. L74-L76.

2) S.Nakamura, M.Senoh, S.Nagahama, N.Iwasa, T.Ya mada, T.Matsushita, H.Kiyoku and Y.Sugimoto: "InGaN multi-quantum-well-structure laser diodes with cleaved mirror facets", Jpn.J.Appl.Phys., 35(1996)pp.L 217-L220.

バルク活性層に対して薄膜活性層を用いた多重量子井戸構造は、しきい値を大幅に低減できることが知られている。しかしながら、InGaAlN系材料では未だしきい電流密度は高く、動作電圧も高いため、連続発振を実現するためには多くの課題がある。

【0004】InGaAlN系材料で動作電圧が高い原因の一つは、p型のコンタクト抵抗が極めて大きいことである。既に報告されている電極ストライブ構造では、p型電極ストライブにおける電圧降下が大きく、動作電圧が高くなると共に、この領域での熱の発生が無視できない。コンタクト抵抗を低減するには電極面積を大きくすれば良いが、上記電極ストライブ構造では、電極面積を広げるとしきい電流値も大きくなってしまい、また電流注入領域が大きいために基本横モード発振も不可能となる。

【0005】光ディスクシステム等への応用では、半導体レーザの出射ビームを極小スポットに絞ることが必要となるため、基本横モード発振は不可欠であるが、InGaAlN系レーザでは横モード(transverse-mode)制御構造が実現されていない。従来の材料系では、例えばInGaAlP系でリッジストライブ型のSBRレーザが報告されているのみである(下記文献)。

[0006] 3) M. Ishikawa et al.:Extended Abstracts,19th Conf.Solid State Devises and Materials,Tokyo(1987)pp.115-118.

しかしながら、InGaAlN系レーザでは、上記SBRレーザとは材料系が異なるために、この構造をそのまま適用することはできない。InGaAlN系レーザにおける電流狭窄構造としては、

4) 特開平8-111558号公報(半導体レーザ素子)に、GaNを電流狭窄層に用いた構造が開示されている。この構造は、電流狭窄は可能であるが光閉込め作用はないため、非点収差等のない良質の出射ビームを得るのは困難である。

【0007】一般に、クラッド層中に設けた電流狭窄層を光閉込め層としても作用させるためには、その組成や厚さ、活性層からの距離等を所定の値に設定する必要がある。特にInGaAIN系レーザでは、発振波長が短いために、たとえ組成が同じであっても、厚さや存立置によって全く異なる導波機構となってしまう。このため、単に電流狭窄層を設けただけでは安定な基本横モード発振は得られない。

【0008】また、InGaAlN系の結晶成長では、GaAlNのようなAlを含む層を厚く成長させると、下地のGaNとの格子定数が異なるために、Alを含む層にクラックが発生するという問題がある。このため層方向(垂直方向)の横モード閉込めがうまく行なわれず、しきい値が増大するか、場合によっては導波モード自体が存在し得ない場合も起こる。

【0009】一方、光ディスクシステムに用いるための 半導体レーザには、様々な仕様が要求される。特に、追 記型や書替え型では、再生読出し用の低出力半導ではレー ザと消去・記録用の高出力半導体レーザが必要とされ、 それぞれの仕様が異なる。高出力半導体レーザには一般 に超薄膜活性層構造が用いられるが、この構造は」必ずし も読出し用レーザには適していない。読出し用レーザには低雑音特性が要求され、このために例えば自励発振型 構造が用いられるが、超薄膜活性層構造では自励発振を 得ることが難しいからである。

【0010】そのため、高周波重量法やレーザ自体を2種類用いる方法などが採用されているが、いずれもその構成が複雑である。また、活性層の膜厚を場所により変えて2種類のレーザを形成する方法も報告されているが、この方法には活性層厚の制御が極めて難しいという問題がある。

【0011】以上のように、この種の半導体レーザには各種の構造及び製造方法が提案されているが、窒化ガリウム系化合物半導体層の結晶成長が難しいことから、いずれにおいても満足できる特性は得られていない。即ち、窒化ガリウム系化合物半導体層を結晶成長しても良質の結晶を得ることができず、結晶品質が悪いため活性層へのキャリア注入を効率的に行うことができない。また、電流狭窄層にストライプ開口を有する構造では、ストライプ開口形成のエッチングを行った後の再成長層の結晶品質が低下し、これが電極コンタクトなどでの電圧低下を招く要因となっている。

【0012】まとめると、光ディスクなどへの実用に供する低閾値、低電圧で動作し、高い信頼性を有する青色半導体レーザを実現するためには、活性層へのキャリア注入を効率的に行うとともに、電極コンタクトなどでの電圧降下の抑制が重要である。しかし現状は、未だこれらを満足する構成が得られていない。

【0013】さらにまた、光ディスクの高密度化に伴い、波長の異なる半導体レーザが使用されることになる。但し、従来の光ディスクシステムとの互換性が要求されるため、両方の波長のレーザを必要とする場合がある。これは特に、赤色と青色というように波長差が大きい場合に必要となる。これは、光ディスクのピット深さが使用波長で最適化されているためで、再生波長が大幅に異なると、ピットからの反射による信号のSNが低下してしまうからである。

[0014]

【発明が解決しようとする課題】このように従来のInGaAlN系の半導体レーザにおいては、横モード制御構造の作成が難しく、基本横モードで連続発振するレーザの実現が困難である。例えば、InGaAlN系の半導体レーザにおいては、該材料の結晶成長が難しいことから良質の結晶層を得ることが難しい。また、ストライプ関ロ形成のエッチングを行った後の再成長層の結晶品質はさらに低下する。このため、活性層へのキャリアに入の効率が低下され、しかも電極コンタクトなどでの電圧降下を生じる。よって、光ディスク等への実用に供する低閾値、低電圧で動作し、高い信頼性を有する素子を実現することは困難である。

【0015】また、窒化ガリウム系化合物半導体層を一

旦エッチングした後の再成長層の品質低下は、半導体レーザに限らず、窒化ガリウム系化合物半導体を用いた各種の半導体素子について同様に言えることである。

【0016】また、光ディスクシステムにおける再生読出しと消去・記録の両方に要求されるレーザ性能は実現が困難である。

【0017】さらにまた、使用波長が異なり記録密度の 異なる光ディスクシステムの互換性を確保するに必要 な、両者に使える半導体レーザは実現が困難である。

【0018】本発明の目的は、基本横モードで連続発振することができ、光ディスクシステム等の光源に適した非点収差のない良質の出射ビームを得ることのできるInGaAlBN系の半導体レーザ及びその製造方法を提供することにある。

【0019】また、本発明の他の目的は、活性層厚制御等の難しいプロセスを要することなく、光ディスクシステムにおける再生読出しと消去・記録の両方に要求されるレーザ性能を実現することのできる半導体レーザを提供することにある。

【0020】さらにまた、本発明の他の目的は、設計使用波長が異なる光ディスクシステム間の互換性確保に必要な、両者に使える半導体レーザを提供することにある。

【0021】また、本発明の他の目的は、活性層へのキャリア注入を効率的に行うとともに、電極コンタクトなどでの電圧降下を抑制することができ、光ディスクなどへの実用に供する低閾値、低電圧で動作し、高い信頼性を有する半導体レーザの製造方法を提供することにある。

【0022】また、本発明の他の目的は、窒化ガリウム系化合物半導体層を一旦エッチングした後の再成長を良好に行うことができ、各種半導体素子の特性向上等に寄与し得る半導体レーザの製造方法を提供することにある。

[0023]

【課題を解決するための手段】上記目的を達成するために本発明に係る半導体レーザでは、クラッド層より屈折率の大きい光閉込め層を設け、その損失導波効果又は反導波効果によって横モードを制御することにより、動作電圧が低くかつ安定な基本横モードでの連続発振を可能としている。

【0024】即ち本発明は、窒素を含むIII-V族(化合物半導体からなり、第1導電型のクラッド層とストライプ状のリッジを有する第2導電型のクラッド層で活性層部を挟んだダブルヘテロ構造部と、このダブルヘテロ構造部の第2導電型クラッド層側に接して少なくとも「リッジ部以外の領域に形成された光閉込め層とを備えた半導体レーザであって、光閉込め層が窒素を含むIII-Vb族化合物半導体からなり、該光閉込め層の屈折率が第2導電型のクラッド層の屈折率より大きいことを特徴とする。

【0025】また本発明は、第1導電型の In_x Ga_y $A1_z$ $B_{1-x-y-z}$ N $(0 \le x, y, z, x+y+z \le 1)$ からなるクラッド層とストライプ状のリッジを有する第2導電型の In_u Ga_v $A1_w$ $B_{1-u-v-w}$ N $(0 \le u, v, w, u+v+w \le 1)$ からなるクラッド層で活性層部を挟んだダブルヘテロ構造部と、このダブルヘテロ構造部の第2導電型クラッド層側に接して少なくともリッジ部以外の領域に形成された光閉込め層とを備えた半導体レーザであって、光閉込め層が In_p Ga_q $A1_r$ $B_{1-p-q-r}$ N $(0 \le p \le 1, 0 \le q < 1, 0 \le r \le 1, 0 < p+q+r \le 1)$ からなり、該光閉込め層の屈折率が第2導電型のクラッド層の屈折率より大きいことを特徴とする。

【0026】ここで、本発明の望ましい実施態様としては次のものがあげられる。

【0027】(1) 活性層部が、少なくとも In_a Ga_b Al_c $B_{1-a-b-c}$ N ($0 \le a$, b, c, $a+b+c \le 1$) からなる井戸層と In_e Ga_f Al_g $B_{1-e-f-g}$ N ($0 \le e$, f, g, $e+f+g \le 1$) からなる障壁層とで構成される単一量子井戸又は多重量子井戸を備えていること。

【0028】(2) 障壁層の厚さが井戸層の厚さを越えないこと。

【0029】(3) コア領域の総厚 d とレーザ発振波長入 に対し、第1導電型クラッド層の厚さ H 1及び第2導電 型クラッド層の厚さ H 2 が、

0. 18 $(zd/\lambda)^{-1/2} \le H1/\lambda \le 0$. 27 $(zd/\lambda)^{-1/2}$

0. 18 $(wd/\lambda)^{-1/2} \le H 2/\lambda \le 0$. 27 $(wd/\lambda)^{-1/2}$

を満たす範囲にあること。

【0030】(4) 井戸層の総厚d_{act} は、0.5μm未 満であること。

【0031】(5) 井戸層の総厚d_{act} は、0.045 μ m以下であること。

【0032】(6) 各クラッド層のA1組成 x_{Al} 、コア領域の平均In組成 y_{In} 、両組成の和 Δx ($=x_{Al}+y_{In}$)、コア領域の総厚 H_{core} および各クラッド層の厚さ H_{clad} は、発振波長入に対し、 Δx ・(H_{core} /人)・(H_{clad} /人) ≥ 0 .08を満たしていること。【0033】(7) 上記パラメータが、さらに、 Δx ・(H_{core} /人))、(H_{core} /人))、(H_{core} /人))、(H_{core} /人))、(H_{core} /人))、(H_{core} /人))

 $(H_{core}/\lambda) \cdot (H_{clad}/\lambda) \ge 0$. 1を満たしていること。 【0034】(8) 上記パラメータが、 $\Delta x \cdot (H_{core}/\lambda)$

 λ) ・ $(H_{clad}/\lambda) \le 0$. 2 を満たしていること。 【 0 0 3 5 $\}$ (9) 上記パラメータが、 Δx ・ (H_{core}/λ) ・ $(H_{clad}/\lambda) \le 0$. 1 5 を満たしていること。 【 0 0 3 6 $\}$ (10)各クラッド層のA 1 組成 x_{Al} と厚さ H_{clad} とは、 x_{Al} ・ H_{clad} ≤ 0 . 1 μ mを満たしていること。

【0037】(11)各クラッド層のA1組成 x_{A1} と厚さH cladとは、 $x_{A1} \cdot H_{clad} \le 0$. 06μ mを満たしていること。

【0038】(12)コア領域は、活性層を挟むように形成された In_u Ga_v $A1_w$ $B_{1-u-v-w}N$ (0 < $u \le 1$, 0 \le v < 1, 0 \le v < 1) からなる複数の導波層を含んでいる。このとき、コア領域の総厚 H_{core} およびコア領域の平均 I n 組成 y_{In} は、免振波長入に対し、(y_{In})1/2 ・ (H_{core} /人) \ge 0 . 15 を満たしていること。 (13)上記パラメータが、さらに、(y_{In}) 1/2 ・ (H_{core} /人) \ge 0 . 2 を満たしていること。

【0039】(14)光閉込め層が第2導電型クラッド層と 同じ導電型であること。

【0040】(15)光閉込め層のバンドギャップエネルギーが活性層部のバンドギャップエネルギーより小さいこと。

【0041】(16)第2導電型クラッド層上のコンタクト層と光閉込め層とが同一材料であり、ストライブ領域の第2導電型クラッド層とコンタクト層との間に、両者の中間のパンドギャップを有するキャップ層が設けられていること。

【0042】(17)量子井戸と各クラッド層との間に、屈 折率が量子井戸の平均屈折率より小さくクラッド層の屈 折率より大きい導波層をそれぞれ備え、少なくとも一方の導波層中又は導波層と量子井戸との間に、パンドギャップエネルギーが導波層のパンドギャップエネルギーより大きい In_s Gat Alh $B_{1-s-t-h}$ N ($0 \le s$, t, h, $s+t+h \le 1$) からなるキャリアオーバーフロー防止層が少なくとも 1 層設けられていること。

【0043】(18)キャリアオーバーフロー防止層のA1組成hが、

0 < h < 0.2

を満たす範囲にあること。

【0044】(19)第1導電型及び第2導電型の各クラッド層はGaAlNからなり、光閉込め層はInGaNまたはクラッド層よりAl組成の小さいGaAlNからなること。

【0045】ここで、光閉込め層は、次の(i)~(iii)のいずれかに示すように形成可能である。(i) 光閉込め層は、 In_p Ga_q Al_r $B_{1-p-q-r}$ N $(0.2 \le p \le 0.3, 0 \le q \le 0.8, 0 \le r \le 0.8, 0.2 \le p + q + r \le 1)$ からなり、該光閉込め層の屈折率が第2 導電型クラッド層の屈折率より大きい。

【0046】(ii)光閉込め層は、 $In_p Ga_q Al_r Bl_{1-p-q-r} N (<math>0 \le p \le 0.95$, $0 \le q \le 0.95$, $0.05 \le r \le 0.3$, $0.05 \le p+q+r \le 1$) である。

[0047] (iii) 光閉込め層は、 $In_p Ga_q Al_r$ $B_{1-p-q-r} N (0 \le p, q, 0.05 \le r \le 0.1, 0.05 \le p+q+r \le 1)$ からなり、該光閉込め層の

屈折率が第2導電型クラッド層の屈折率より大きい。 【0048】(20)下地基板として、サファイア又はSi C基板を用いること。

【0049】(21)第2導電型クラッド層のリッジ部は、 基板側に下に凸、又は基板と反対側に上に凸に形成され ていること。

【0050】(22)コンタクト層吸収損失 α が、 $\alpha \ge 10$ 0 c m⁻¹を満たしていること。

【0051】(23)コンタクト層吸収損失 α が、 $\alpha \ge 50$ 0 c m⁻¹を満たしていること。

【0052】また本発明は、2種のレーザ光を発生する 半導体レーザにおいて、基板上に異なる2種類の活性層 部を設けたダブルヘテロ構造部を積層形成した領域と、 2種類の活性層部のうちの基板側の1種類のみを設けた ダブルヘテロ構造部を積層形成した領域とを備え、2種 類の活性層部は基板に近い方が遠い方よりもパンドギャップエネルギーが大きいことを特徴とする。

【0053】ここで、各ダブルへテロ構造部は、第1導電型の In_x Ga_y Al_z $B_{1-x-y-z}$ N $(0 \le x, y, z, x+y+z \le 1)$ からなるクラッド層とストライプ状のリッジを有する第2導電型の In_u Ga_v Al_w $B_{1-u-v-w}$ N $(0 \le u, v, w, u+v+w \le 1)$ からなるクラッド層で活性層部を挟んでなり、第2導電型クラッド層のリッジ部以外の領域に、 In_p Ga_q Al_r $B_{1-p-q-r}$ N (0 からなり、第2導電型クラッド層の屈折率よりも大きい屈折率をもつ光閉込め層が形成されているのが望ましい。

【0054】また、本発明は、活性層がクラッド層で挟まれたダブルヘテロ接合構造を備えた窒化ガリウム系化合物半導体(In_x Ga_y Al_z N:x+y+z=1, $0 \le x$, y, $z \le 1$)からなる半導体レーザで、クラッド層の少なくとも一方の側に、第1導電型のクラッド層と第1導電型の第1のコンタクト層よりなるストライブ状のリッジが形成されており、当該リッジ以外の部分には当該リッジに接して第2導電型の窒化ガリウム系化合物半導体層よりなる電流阻止層が形成されており、さらに当該電流阻止層およびリッジは第1導電型の第2のコンタクト層により埋め込まれており、リッジ幅よりも面積の広い電極コンタクト部とが形成されていることを特徴とする。

【0055】また、本発明に係る半導体レーザの製造方法は、前述した第1のコンタクト層までを結晶成長する工程と、SiO2 およびレジストを塗布し、ストライプ状のパターンを形成する工程と、ドライエッチングによる選択エッチングによりリッジを形成する工程と、SiO2をマスクとする選択成長により光閉込め層(電流阻止層)を形成する工程と、リッジ上のSiO2マスクを除去する工程と、光閉込め層(電流阻止層)およびリッジ上部に第2のコンタクト層を成長する工程とを少なく

とも含むことを特徴とする。

【0056】また、本発明に係る製造方法は、窒化ガリウム系化合物半導体(In_x Ga_yA1_z N:x+y+z=1, $0 \le x$, y, $z \le 1$) のドライエッチング工程において、少なくとも塩素を成分として含む第1 のガスと、少なくともフッ素あるいは酸素を成分として含む第2 のガスとの混合ガスを用いることを特徴とする。

【0057】ここで、第10ガスとしては、 $C1_2$ 、B $C1_3$ 又は $SiC1_4$ が使用可能である。第200ガスとしては、 CF_4 , C_2 F_4 、 SF_6 、 O_2 、CO 又は CO_2 が使用可能である。なお、これらの混合ガスを用いたドライエッチングは、レーザ以外の半導体デバイスの製造に使用してもよい。

【0058】(作用)本発明によれば、InGaAlBN系半導体レーザで、ダブルヘテロ構造部の一方のクラッド層にリッジ部を設け、このリッジ部以外の領域に、 $InpGaAl_rB_{1-p-q-r}N$ (0 \leq p \leq 1,0 \leq q<1,0 \leq r \leq 1,0<p+r \leq 1,0<p+q+r \leq 1)からなり、クラッド層より屈折率の大きい光閉込め層を設けている。この光閉込め層により、電流狭窄を行なうと共に、屈折率分布による導波構造を形成して横モードを制御するので、しきい電流密度が低減され、かつ基本横モードでの連続発振が可能となる。

【0059】ここで、上記のような光閉込め層は、ダブルへテロ構造部とは格子定数が大きく異なるためこれを選択成長するのは不可能と考えられている。このため、従来のInGaAIN系半導体レーザにおいてクラッド層のリッジ部以外に光閉込め層を形成するという技術思想は全く存在しない。しかし、本発明者らの鋭意研究及び実験により、有機金属化学気相成長(MOCVD)法や分子線エピタキシー(MBE)法等で各種条件を最適化することにより、上記のような材料の光閉込め層の選択成長が可能であることが判明した。

【0060】しかも、In組成が0より大きいInGaA1BN系光閉込め層を設けた構造では、その下のクラッド層のキャリア密度が高くなることが明らかになった。これは、H等によるMgアクセプタの不活性化が抑制されることに起因するもので、光閉込め層を設けない構造に比べてキャリアオーバーフローが大幅に低減されることが分った。そして、本発明のような光閉込め層を設けることによって、従来にないしきい電流密度の低減、基本横モードでの連続発振が可能となった。

【0061】また本発明によれば、厚膜活性層の低出力レーザと薄膜活性層の高出力レーザとを同一基板上に形成できるため、活性層厚制御等の複雑なプロセスを要することなく、光ディスクシステムにおける再生読出しと消去・記録の両方に要求されるレーザ性能を実現できる。

【0062】さらにまた本発明によれば、異なる2枚長の レーザを同一基板上に形成できるため、波長の違いによ 10

る非互換性の問題を解決できる。

【0063】また、本発明に係る製造方法によれば、薄いコンタクト層でも、電流狭窄層の開口部を平坦に埋込むことができる。即ち、コンタクト層を薄くできるため、コンタクト層での素子抵抗の上昇を招くことなく、かつ電極コンタクト部が平坦であるために、結晶性も良好であり、電極コンタクト部での電圧降下を抑制する事ができるとともに、電流注入を均一に行うことができる。このため、低関値化および信頼性の向上をはかることができる。

[0064]

【発明の実施の形態】以下、本発明の詳細を図示の実施 形態によって説明する。

【0065】(第1の実施形態)図1は、本発明の第1の実施形態に係わる半導体レーザの構成を示す断面図である。

【0066】図中10はサファイア基板であり、との基板10の上にGaNバッファ層11, n型GaNコンタクト層12, n型GaAlNクラット層13, n型GaN導波層14, n型GaAlNオーバーフロー防止層15, InGaN多重量子井戸(MQW)活性層16, p型GaAlNオーバーフロー防止層17, p型GaN導波層18, p型GaAlNクラット層19が成長形成されている。なお、これらの結晶成長はMOCVD法或いはMBE法によって行われる。

【0067】p型GaAINクラッド層19はストライプ部分を除いてその途中までエッチング除去され、とれによりクラッド層19にストライプ状のリッジ部が形成されている。p型GaAINクラッド層19のリッジ部以外にn型InGaN光閉込め層20が選択的に埋込み 30形成され、さらにクラッド層19及び光閉込め層20上にはp型GaNコンタクト層21が形成されている。これらの結晶成長も、MOCVD法或いはMBE法によって行われる。

【0068】p型GaNコンタクト層21からn型GaA1Nクラッド層13までが部分的に除去され、n型GaNコンタクト層12の一部が露出している。そして、p型GaNコンタクト層21上にはp側電極22が形成され、n型GaNコンタクト層12の露出部上にはn側電極23が形成されている。

【0069】本実施形態におけるレーザの活性層部(以下、コア領域ともいう)は、In.Ga... N井戸層/In. Ga... N障壁層(a≥e)からなる多重量子井戸(MQW)の活性層16の両側に、GaA1Nオーバーフロー防止層15、17及びGaN導波層14、18を設けたSCH構造となっている。なお本明細書中、コア領域は、両クラッド層間に位置した多層構造部であり、具体的には、少なくとも活性層を含んでおり、所望により、導波層、キャリアオーバーフロー防止層又はその両方を備えている。

14

【0070】また、本実施形態では、 $In_x Ga_x AI_x B_{1-x-v-z} N (0 \le x, y, z, x+y+z \le 1)$ 系材料からなるn型クラッド層13はIn及びBを含まないため $Ga_{1-x} AI_x N$ と表記され、さらに活性層16はAIを含まないため、MQWを構成する井戸層及び障壁層はそれぞれ $In_x Ga_{1-x} N$ 及び $In_x Ga_{1-x} N$ と表記される。同様に、 $In_x Ga_x AI_x B_{1-v-v-x} N (0 \le u, v, w, u+v+w \le 1)$ 系材料からなる p型クラッド層19はIn及びBを含まないため $Ga_{1-x} AI_x N$ と表記される。

【0071】次に、以上のように構成された半導体レーザの作用について説明する。なお、横モード制御、しきい値低減、キャリアオーバーフロー防止の順に述べる。 【0072】(水平方向横モード制御)本実施形態の半導体レーザでは、ストライブ外でn型InGaN光閉込め層20がコア領域に近接しているため、ストライブ外領域にて等価屈折率が小さくなり、水平方向に屈折率分布が形成されてモードの閉込めが行われる。

【0073】 ここで、n型InGaN光閉込め層20のIn組成は、活性層16におけるIn。Gai。N井戸層のIn組成よりも高く設定されている。従って、光閉込め層20の屈折率は、井戸層の屈折率よりも大きい。また、光閉込め層20のバンドギャッブエネルギーは、井戸層のバンドギャップエネルギーよりも小さい。【0074】 さらに、光閉込め層20の屈折率はストライブ部のp型GaAINクラッド層19の屈折率よりも大きく、光閉込め層20のバンドギャップエネルギーはストライブ部のp型GaAINクラッド層19のバンドギャップエネルギーよりも小さい。

0 【0075】このようにストライプ部より屈折率の大きい光閉込め層20があるにも拘らず等価屈折率は小さくなる。この理由は次の通りである。すなわち、光閉込め層20は発振波長に対して吸収損失が大であるために導波モードの減衰が大きい。このため、導波モード分布は光閉込め層20に占める割合が極めて小さい。すなわち、光閉込め層20の等価屈折率への寄与が小さいため、結果的にストライブ部より等価屈折率が小さくなる。

【0076】まとめると、図1に示す構造の半導体レー ザは、ストライプ外の等価屈折率が小さく、損失が大きい損失導波構造を有する。この損失導波構造は基本横モードの安定化に極めて有効である。すなわち、ストライプ外に損失領域があるため、しみだしの大きい高次モードが基本モードに比べて損失大またはカットオフとなるので、基本モードのみが安定に発振できる。

【0077】 このような損失導波構造は、光閉込め層2 0としてコア領域よりパンドギャップエネルギーの小さい材料を使用することにより、初めて実現できる。光閉 込め層としては、例えば In Ga Nが大きな吸収損失を 50 もつので適している。 【0078】続いて、このような横モード制御のための条件について述べる。

【0079】図2(a)は、ストライプ部とストライプ外との等価屈折率差 Δ n_{eq}に関し、ストライプ外での光閉込め層20とコア領域との距離(p型GaN導波層17までの距離) h_{out} に対する依存性を示している。図2(b)は、基本モードに対する損失 α_0 及び1次モードと基本モードとの損失差 Δ αに関し、同 h_{out} に対する依存性を示している。

【0080】これらの図では、ストライブ部の層構造を n型 $Ga_{0.85}Al_{0.15}N/n-GaN(0.1\mu m)/MQW/p$ 型 $GaN(0.1\mu m)/p$ 型 $Ga_{0.85}Al_{0.15}N$ とし、ストライブ外の層構造を n型 $Ga_{0.85}Al_{0.15}N/n$ 型 $GaN(0.1\mu m)/MQW/p$ 型 $GaN(0.1\mu m)/MQW/p$ 型 $GaN(0.1\mu m)/p$ 型 $Ga_{0.85}Al_{0.15}N(h_{out}\mu m)/n$ 型InGaNとした場合の導波機構が解析される。

【0081】同図においてMQWは、 $In_{0.18}Ga_{0.82}$ N井戸層 (2nm) $/ In_{0.04}Ga_{0.96}$ N障壁層 (4nm) が、5 対ある構成と、10 対ある構成との2 通りが使用された。

【0082】基本横モードの安定化には、高次モードと基本モードとの損失差が大きい方が望ましい。図からわかるように、この観点からは h_{out} を大きくした方が良い。しかし h_{out} が大きすぎると Δn_{eq} が小さくなる。 10^{-4} 程度の屈折率変化はキャリア注入によるプラズマ効果によっても生じ得るため、この領域では屈折率分布による導波構造が不安定となる。従って、 h_{out} の値は0.3 μ m以下、さらに望ましくは0.2 μ m以下に設定するのが良い。

【0083】図3 (a) は、 $h_{out}=0.2\,\mu$ mの場合 のしきい電流密度 J_{th} に関し、ストライプ幅に対する依存性を示している。図3 (b) は、同 h_{out} の場合の α 0、 $\Delta\alpha$ に関し、ストライプ幅に対する依存性を示している。

【0084】ストライブ幅が大きいと $\Delta \alpha$ が小さくなるため高次モードが発生し易くなる。一方ストライブ幅が小さいと基本モードの損失 α_0 が大きくなってしきい電流密度 J_{th} が上昇する。したがって、この場合ストライブ幅Wは 3μ m以上に設定することが望ましい。

【0085】また図4 (a) 及び図4 (b) に示すように、光閉込め層は、その組成も導波機構に大きく影響する。これらの図は、ストライブ部の層構造をn型Ga 0.85A $1_{0.15}$ N/n型Ga N (0.1 μ m) /p型Ga O.85 A $1_{0.15}$ N/n型Ga N (0.1 μ m) /MQW/p型Ga N (0.1 μ m) /MQW/p型Ga N (0.1 μ m) /MQW/p型Ga N (0.1 μ m) /p型Ga N (0.15 μ m) /n型In Ga A 1 Nとした場合の導波機構を解析したものである。ストライプ外におけるn型In Ga A 1 N層

が光閉込め層に相当する。

【0086】ここで、MQWは、 $In_{0.2}$ $Ga_{0.8}$ N井戸層 (2nm) / $In_{0.05}$ $Ga_{0.95}$ N障壁層 (4nm) を5対とした構成である。

【0087】ここで、図4(a)は、光閉込め層が In_x Ga_{1-x} Nまたは Ga_{1-x} $A1_x$ Nの場合のストライプ内外の等価屈折率差 Δn_{eq} と組成との関係を示している。 $x_{In} \ge 0$. 2の領域は、本実施形態の損失導波型に相当する。この損失導波領域は、図4(b)に示すように、非点隔差(ストライプ幅が 5μ mの場合)が小さいので、光ディスク応用に適したビーム特性を得ることができる。

【0088】また、 $0 \le x_{In} \le 0$.2の領域は、ストライプ外で垂直方向の導波モードが形成されない領域であり、発振モードが不安定となる。

【0089】一方、光閉込め層は、導波層の屈折率よりも小さい屈折率の Ga_{1-x} A 1_x Nを用いた場合、図4 (b)に示すように、導波機構が3つの領域に分類できる。第1の領域は、光閉込め層のA1組成がストライプ部のクラッド層のA1組成より大きく、すなわち光閉込め層の屈折率がクラッド層の屈折率よりも小さい範囲であり、いわゆる実屈折率導波構造となる。

【0090】第2の領域は、光閉込め層のA1組成がクラッド層のA1組成に近い範囲であり、小さいΔn_{eq}のために利得導波構造となり、図示するように、極めて大きい非点隔差をもつ。この種の大きい非点隔差の ビームは光ディスク応用には適さない。

【0091】第3の領域は、図4(b)中で注目すべき 内容であり、光閉込め層のA1組成がクラッド層のA1 組成より小さく、且つ導波層のA1組成より大きく、す なわち屈折率がクラッド層より大きく導波層より小さい 範囲であり、非点隔差が小さくなる"反導波領域"を有 している。この反導波領域は、図4(a)に示すよう に、Δneqが負であり、ストライプ外の等価屈折率がストライプ内の等価屈折率より大きくなる。なお、この反 導波領域を利用した実施形態については後述する。

【0092】また、図4(b)では、光閉込め層のA1 組成がクラッド層のA1組成より大きい実屈折率等波領域でも小さい非点隔差を得られることが示される。

【0093】次に、本発明による損失導波構造あるいは 反導波構造が基本横モードの安定化の点で優れていることについて説明する。

【0094】図5 (a) は、利得導波型、実屈折率導波型、損失導波型および反導波型の非点隔差について、ストライプ幅の依存性を示している。図5 (b) は、同様に夫々の導波型について1次モードと基本モードとの導波損失差 Δ なについて、ストライブ幅の依存性を示している。ビーム特性は小さい非点隔差が望ましい。基本横モードの安定化の観点からは、大きいモード損失差が望ましい。

【0095】図示されるように、利得導波型は、大きい モード損失差をもつが、極めて大きい非点隔差のため、 光ディスク応用等では使用が困難である。また、実屈折 **率導波型は、小さい非点隔差をもつが、モード損失差も** 小さいため、ストライブ幅が大きくなると高次モードを 発生させ易い。

【0096】これに対し、損失導波型および反導波型は 小さい非点隔差を有し、かつ大きいストライブ幅でも大 きいモード損失差を確保できる。大きいストライブ幅の 方が作製プロセスが容易であり、設計の自由度も大きく なることから、本発明による半導体レーザが特性及び作 製の容易さの両方で優れていることがわかる。

【0097】 (垂直方向横モード制御) ところで、In GaAlN系の結晶成長で問題となるのは、例えばGa A1N層の如き、A1を含む層を厚く成長させると、下 地のGaNとの格子定数が異なるために、Alを含む層

0. 18 $(\Delta X_{A1} d/\lambda)^{-1/2} \le H_{clad}/\lambda \le 0$. 27 $(\Delta X_{A1} d/\lambda)^{-1/2}$

従って、クラッド層厚H_{clad}をこの範囲に設定すること により、結晶成長時にクラックが発生しない程度の厚さ でかつ損失の少ないレーザ構造が得られる。

【0100】ここで、上記 (1) 式のInGaAlN系 レーザでもう一つ考慮すべき点は、クラッド層の外側の 層であるコンタクト層等がクラッド層の屈折率よりも大 きい屈折率を有し、かつ発振波長に対して透明である点 である。このため、クラッド層厚 H_{clad}が十分大きくな いとき、層方向 (垂直方向) の導波構造が反導波とな り、場合によってはしきい値が著しく大きくなってしま うか、あるいは導波モードが存在しない場合があり得

【0101】図7はSCH-MQW構造におけるクラッ ド層厚Hclad並びにガイド層厚Hguide と、導波モード の境界線との関係の一例を示している。ここでは層構造 として、n型GaN/n型Ga_{0.85}Al_{0.15}N (H_{clad} μ m) /n型I $n_{0.06}$ G $a_{0.94}$ N (H_{guide} μ m) /M QW/p型In_{0.06}Ga_{0.94}N (H_{guide} μm)/p型 Ga_{0.85}Al_{0.15}N (H_{clad}μm) ∕n型GaNの場合 の計算例を示した。MQWはIn_{0.2} Ga_{0.8} N井戸層 (2nm) / In_{0.05}Ga_{0.95}N障壁層 (4nm) が1 0対の構成とした。また最外層のGaNの吸収係数は5 00 cm⁻¹とした。

【0102】図7の斜線部領域は導波モードが存在しな い領域である。導波モードが存在する領域では、右下り の曲線より上が反導波領域であり、右上りの曲線より下 が通常の屈折率導波領域である。境界の曲線上では光閉 込め係数 Γ が0となり、しきい電流密度 J_{th} が無限大と なる。この様子を図8(a)及び図8(b)に示した。

 $\Delta x \cdot (H_{core}/\lambda) \cdot (H_{clad}/\lambda) \ge 0.08$

ここでH_{core}は導波層を含めたコア領域 (MQW+導波 層)の総厚であり、また Δx はコア領域とクラッド層と

(GaA1N) にクラックが発生することである。この 種のクラックを防ぐには、A1組成を低減するか或いは GaA1N層の厚さを低減する必要がある。一方、A1 を含む層をレーザのクラッド層に用いるとき、光閉込め のためにある程度以上の屈折率差(即ち活性層とのA1 組成差)、及びクラッド層厚H_{clad}が必要である。活性 層総厚d、クラッド層厚H_{clad}、クラッド層-活性層の A~1組成差 $\Delta~X_{A1}$ と導波モード損失lphaとの関係を $\boxtimes~6$ (a) 及び図6(b) に示す。

【0098】図から分かるように、△ X_{A1}が大きく、H cladが大きい程、lphaは小さくできるが、実用的にはlphaは 20c m^{-1} 程度まで小さくできれば十分である。そこ で、αが100cm⁻¹より小さく20cm⁻¹より大きい 範囲を求めると、次の(1)式のようになる。 [0099]

【0103】また、図9 (a) 及び図9 (b) に遠視野 像強度分布のクラッド層厚依存性を示した。 図9 (a) はH_{ruide} = 0. 1μmの場合であり、図9 (b) はH $guide = 0.2 \mu m$ の場合である。反導波領域のパラメ ータでは、遠視野像が双峰となっていることがわかる。 図10には井戸層のIn組成が他の値の場合について、 導波モードが存在する領域の境界を示した。

【0104】図8 (a) 及び図8 (b) から明らかなよ うに、しきい値低減のためには、クラッド層厚H cladを、導波モードが存在しない領域の境界から十分離 れた値に設定する必要がある。ここでの計算は最外層の $GaNの吸収係数を500cm^{-1}$ とした場合であるが、 実際には不純物濃度等により、この値は変わり得る。吸 収係数が小さいと、より反導波性が大きくなり、導波モ ードの存在しないパラメータ領域も広くなる。

【0105】図11には最外層GaNの吸収係数が10 0 c m⁻¹の場合の導波モード存在領域の境界を示した。 図10と比較してわかるように、導波モードの存在しな い領域が大きくなっている。いずれの場合にも、クラッ ド層厚H_{clad}や導波層厚H_{guide} 等を所定の範囲に設定 する必要があることが明らかである。この $m H_{clad}$ 等に対 する条件は(1)式と同様の数式で指定可能である。但 しこの条件は、(1)式が活性層厚dが小さい場合の近 似であり、SCH構造では光が閉込められる領域が導波 層を含む厚い領域となることから、(1)式の($\triangle X_{Al}$ d/λ) $^{-1/2}$ の代わりに $(\Delta x_{A1} d/\lambda)$ $^{-1}$ を用いた方 が良好に近似できる。具体的には、図7、図10等から この条件を以下のように近似できる。

[0106]

... (2)

の組成差を表す量で、近似的にコア/クラッドの戸田折率 差に比例する。

【0107】ここに示した層構造の例では、△xを以下 で定義する。

 $[0108] \Delta x = x_{Al} + y_{In}$ ここで x_{Al} はクラッド層のAl組成、また y_{In} はコア領 域の平均In組成を表す。クラッド層にInが含まれる 場合には上の x_{Al} の代わりに $x_{Al} - x_{In}$ (x_{In} はクラッ ド層のIn組成)を用いればよい。またコア領域にAl が含まれる場合には同様に y_{In} の代わりに y_{In} -yAl (YAlはコア領域の平均Al組成)を用いればよい。 【0109】上に示したn型GaN/n型Ga_{0.85}A1 0.15N ($H_{clad}\mu m$) / n型I $n_{0.06}$ G $a_{0.94}$ N (H guide μm) /MQW/p型In_{0.06}Ga_{0.94}N (H ruide μm) /p型Ga_{0.85}Al_{0.15}N (H_{clad}μm) /n型GaNの例では、 $x_{Al}=0.15$ 、 $y_{In}=0.0$ 69 (H_{guide} =0.1 µm、井戸数10の場合)とな る。この場合に(2)式で与えられるクラッド層厚の条 件は入=420nmの場合、H_{clad}≥0.244μmと なる。なお(2)式の左辺はコア部への光閉込めの度合 を表す量に対応している。

【0110】上記パラメータ Δx ・(H_{core}/λ)・ (H_{clad}/λ) に対するしきい値の依存性を図12に示 す。この図で縦軸はしきい値を活性層の井戸総厚で割っ た値、Jth/dact である。図に示すように、Jth/d act はΔx・(H_{core}/λ)・(H_{clad}/λ) に大きく $\Delta \times \cdot (H_{core}/\lambda) \cdot (H_{clad}/\lambda)$

(2) 式あるいは (5) 式はクラッド層厚 H_{clad} の下限 を与える式であるが、H_{clad}が大きくなりすぎてもクラ ッド層での電圧降下増大や前述のクラック発生等の問題 が生ずる。これを回避するためには、 H_{clad} を次の範囲 に設定するのが望ましい。

 $[0115] \times_{Al} \cdot H_{clad} \le 0.1 \mu m$ さらに望ましくは次の範囲に設定するのが良い。

 $\Delta x \cdot (H_{core}/\lambda) \cdot (H_{clad}/\lambda) \leq 0.2$ さらに図12から、以下の範囲でも十分低いしきい値が 得られる。

 $\Delta x \cdot (H_{core}/\lambda) \cdot (H_{clad}/\lambda) \le 0.15 \cdots (10)$

以上をまとめると、クラッド層厚 H_{clad} の範囲として、 下限は(2)式、さらに望ましくは(6)式で設定し、 上限は(7)式、さらに望ましくは(8)式の範囲、も しくは (9) 式、さらに望ましくは (10) 式の範囲に 設定すれば良い。

【0119】これに加えて、活性層井戸層厚dact を (4)式さらに望ましくは(5)式の範囲に設定するこ とにより、低しきい値での発振を実現できる。

【0120】図7~図11でもう1つ注目すべき点は、 導波層のIn組成がある程度大きく、かつ導波層厚が大

 $(y_{In})^{1/2} \cdot (H_{core}/\lambda) \ge 0.15 \cdots (11)$

が大きい。

さらに望ましくは、以下の範囲に設定すればより許容度

依存している。また、この依存性は、図示されるよう に、最外層であるコンタクト層等の吸収係数の大きさに よっても変わる。実際にコンタクト層は不純物濃度が極 めて高い場合が多いので、吸収係数も変わり得る。な お、当然のことながらJ_{th}はdact にも依存する。低し きい値化にはdactも小さくした方が良い。例えば図1 $2 \tau \Delta x \cdot (H_{core}/\lambda) \cdot (H_{clad}/\lambda)$ が十分大き い場合にJth/dact~2×109 cm-3となる。ここ で、 J_{th} <10kA/c m^2 とするためには、 d_{act} < 0.05μmとする必要がある。別の計算によれば、活 性層総厚が0.05μm以上ではキャリアオーバーフロ 一の影響も大きくなることがわかった。

【0111】以上から、InGaAlN系レーザでは、

(2) 式に示した条件および活性層総厚に対する以下の 範囲で作製することにより、低しきい値での発振 が実現 できる。

 $[0112] d_{act} < 0.05 \mu m$ また、さらに望ましくは、 $\mathbf{d}_{\mathsf{act}}$ を次の範囲にす ると良

 $[0113] d_{act} \leq 0.045 \mu m$ なお、図12からわかるように、 $\Delta x \cdot (H_{core}/\lambda)$ 層等の吸収係数によらず、低しきい値が実現できる。 [0114]

... (6)

... (9)

 $[0116] \times_{Al} \cdot H_{clad} \leq 0.06 \mu m \cdots (8)$ 実際に図12からも分かるように、 ${f H_{clad}}$ はあま り大き くする必要はなく、(2)式又は(6)式を満たす範囲 であれば上限を次の(9)式で設定することにより、ク ラッド層での電圧降下を低減できる。

[0117]

[0118]

きい場合には、クラッド層厚にかかわらず、しきい値が 無限大とはならない場合があることである。 この ような 場合には、導波構造が通常の屈折率導波から反導液に変 わる領域でもしきい値があまり大きく変わらない (図8 (a) 及び図8(b)参照)。従って、このような構造 パラメータの範囲でレーザを作製すれば、しきい【直が低 く、かつパラメータの許容度も大きいため、極めて有効 である。この範囲は以下の近似式で与えられる。

[0122]

[0121]

 $(y_{In})^{1/2} \cdot (H_{core}/\lambda) \ge 0.2$... (12) すなわち、導波層が Inを含み、かつ(11)式または (12) 式を満たすように設定すれば、低しきい値で、 作製許容度も大きいレーザを実現できる。

【0123】以上に述べた低しきい値化のための層構造 設計例を図13に示す。この例ではMQWの構造として In., Ga., N井戸層 (2nm) / In., Ga 。。,、N障壁層(4nm)を1周期とする場合の例を挙げ たが、勿論これ以外の構成も可能である。図13の例は 全て(2)式および(5)式の条件を満たしている。ま た[2]~[8]はこれに加えて(11)式の条件も満 10 たしている。[6]はさらに(12)式の条件も満たし ている例である。層構造は対称である必要はなく、

[7]、[8]のように非対称であってもよい。

【0124】図10と図11を比較してわかるように、 コンタクト層等のクラッド層外側の層の屈折率がクラッ ド層の屈折率より大きい場合には、吸収係数が大きい方 が望ましい。この吸収係数の値は、図12に基づき、次 の(13)式で示される。

 $[0125] \alpha \ge 100 \text{ cm}^{-1}$... (13) さらに望ましくはα≥500cm-1 ... (14) の範囲にあるのがよい。吸収係数を大きくする方法とし ては、不純物濃度を高くする以外にも、InGaNコン タクト層を用いることが有効である。特に井戸層のバン ドギャップよりも小さいバンドギャップをもつInGa Nの使用も有効である。

【0126】(しきい値の低減)多重量子井戸 (MQ ₩) 構造はレーザのしきい値低減に有効である。本発明 に係るIn Ga A I N系の半導体レーザは、このMQW 構造を横モード制御構造と共に用いたことにより、しき い値低減効果を顕著に示す。これは、MQWによるしき 30 い値低減に加え横モード制御構造によるしきい値低減の 効果が加わり、またInGaAIN系で大きな問題であ るコンタクト抵抗も大幅に低減できるからである。

【0127】この効果を、図14(a)~図14(c) を用いて説明する。図I4(a)は従来の電極ストライ ブ構造のInGaAINレーザにおける電流分布を示し ている。この構造では、利得導波による基本横モード発 振を実現するために、電極ストライブ幅を数 μ m オーダ ーの極めて小さい値にする必要がある。しかし、ストラ イブ幅を極めて小さくするととp型コンタクト抵抗が著 40 しく増大し、この部分における熱の発生によって室温で の連続発振は殆ど不可能になる。

【0128】これを防ぐには、ストライブ幅を大きくす るか、しきい値を下げればよい。しかし、前者では基本 横モード発振が得られなくなり、後者では電流密度低減 により、図14(b)のようにコア領域で電流が広がっ てしまい、やはり基本横モード発振が得られなくなる。 【0129】 これに対して、本発明による横モード制御 構造では、光閉込め層により発振横モードが決定される

込め層が電流狭窄層の役割も果たしているために、電流 値も低減できる。これとMQWによるしきい値低減効果 により、動作電流は大幅に低減できる。さらに、図14 (c) に示したように p型コンタクト層で電流が広がる ので、コンタクト抵抗は大幅に低減でき、熱の発生もな くなる。従って、との構造によって初めて室温での連続 発振が可能となる。

22

【0130】(キャリアオーバーフロー防止) InGa A 1 N系では、前述した成長時のクラックの問題に加 え、高キャリア濃度のp型結晶を得ることが難しいとい う問題がある。p型クラッド層のキャリア濃度が低い と、活性層からp型クラッド層への電子のオーバーフロ ーが起こり、しきい値を著しく増大させてしまう。特 に、クラッド層キャリア濃度が10¹⁷cm⁻¹より低い と、これが顕著である。実際の結晶では、クラッド層に 用いるようなA1組成の大きい結晶で特に高キャリア濃 度を得るのが困難のため、問題である。

【0131】低キャリア濃度でもキャリアオーバーフロ ーが起こるのを防ぐため、本実施形態では、MQW活性 20 層16と導波層14, 18との間に、GaAlNからな るキャリアオーバーフロー防止層15,17を設けてい る。このオーバーフロー防止層15,17は5nm~5 00nmの非常に薄い層であるため、導波モード分布の 形状には殆ど影響を与えないが、活性層とのヘテロバリ アの効果により、キャリアオーバーフローを効果的に防 止することができる。

【0132】とのオーバーフロー防止層は、クラッド層 のキャリア濃度が低い場合に特に効果が顕著である。 1 nGaAlN系では、比較的高いキャリア濃度のn型G aAIN層を形成できるため、n側のオーバーフロー防 止層はなくても良い。但し、結晶のモフォロジー改善等 の目的でキャリア濃度を低減する場合には、n側のオー バーフロー防止層があった方が良い。これは、p側キャ リアオーバーフロー防止層についても同様であって、1 017cm-1程度或いはそれ以上のキャリア濃度のp型ク ラッド層を用いる場合には、キャリアオーバーフロー防 止層は不要となる。

【0133】p型クラッド層19のキャリア濃度が低い 場合のp側オーバーフロー防止層17の効果を図15及 び図16に示す。図15はp型クラッド層19のキャリ ア濃度が1×10¹⁶ c m⁻³で、オーバーフロー防止層が 入っていない場合について、バンド構造及び電子と正孔 の分布を示したものである。図から明らかなように、活 性層からp型クラッド層側に著しい電子のオーバーフロ ーが起こっている。

【0134】とれに対して、図16はMQW活性層16 とp側導波層18との間にGa..., Al..., Nオーバー フロー防止層 17を設けた場合を示している。この層 1 7により p 側への電子のオーバーフローが殆どなくなっ ため電流値によるモードへの影響は殆どなく、また光閉 50 ていることが分かる。この図では、p 側導波層 1 8 はノ

ンドーブとし、オーバーフロー防止層17もノンドーブとした。ノンドーブのオーバーフロー防止層でも、この図に示したように顕著な効果があるが、p型にドービングすれば、さらに効果は大きい。

【0135】キャリアオーバーフロー防止の効果は、オーバーフロー防止層 Gana Al No Al 組成 hが大きい程顕著になるが、一方 hが大きすぎると、p側から活性層への正孔の注入が妨げられ、動作電圧上昇の要因となる。特に、hが0.2を越えると動作電圧上昇が顕著になる。従って、オーバーフロー防止層のAl組成 h10は、

0<h<0.2 … (15) の範囲にあることが望ましい。

【0136】なお、キャリアオーバーフロー防止層はG a A 1 Nに限るものではなく、更に I nを含むものであってもよく、また更にBを含むものであってもよい。即ちキャリアオーバーフロー防止層は、I n。 G a、 A 1。 B₁₋₁₋₁₋₁、N($0 \le s$ 、t、h、 $s+t+h \le 1$)からなり、導波層よりもバンドギャップエネルギーが大きいものであればよい。また、必ずしもMQW層に接して 20 設ける必要はなく、導波層の途中にあってもよい。さら に、一層のみである必要もなく、複数層を多段に設けてもよい。

【0137】上述したように本実施形態によれば、InGaAIBN系半導体レーザにおいて、ダブルヘテロ構造部にクラッド層のリッジ部を形成し、その側面にクラッド層より屈折率の高い光閉込め層を設けることにより、しきい電流密度の低減と共に、基本横モードでの連続発振を実現することができる。また、光ディスクシステム等の光源に適した非点収差のない良質の出射ビーム 30を得ることができる。

【0138】(第2の実施形態)図17は、本発明の第2の実施形態に係わる半導体レーザの構成を示す断面図である。

【0139】図中30はサファイア基板であり、この基板30の上にGaNバッファ層31、n型GaNコンタクト層32、n型GaAlNクラッド層33、n型GaN導波層34、n型GaAlNオーバーフロー防止層35、InGaNからなる単一量子井戸(SQW)活性層36、p型GaAlNオーバーフロー防止層37、p型40GaN導波層38、p型GaAlNクラッド層39が成長形成されている。なお、これらの結晶成長はMOCVD法或いはMBE法によって行われる。

【0140】p型GaAINクラッド層39はストライプ部分を除いてその途中までエッチング除去され、これによりクラッド層39にストライプ状のリッジ部が形成されている。p型GaAINクラッド層39のリッジ部以外に、n型InGaN光閉込め層40が選択的に埋込み形成され、さらにクラッド層39及び光閉込め層40上には、p型GaN層41、p型InGaNコンタクト

層42が成長形成されている。これらの結晶成長も、MOCVD法或いはMBE法によって行われる。p型InGaNコンタクト層42からn型GaAINクラッド層33までが部分的に除去され、n型GaNコンタクト層32の一部が露出している。そして、p型GaNコンタクト層42上にはp側電極43が形成され、n型GaNコンタクト層32の露出部上にはn側電極44が形成されている。

【0141】本実施形態が図1に示した第1の実施形態と異なる点は、活性層部が多重量子井戸ではなく、InGaNからなる単一量子井戸となっていることである。単一量子井戸とすることにより、しきい値を低減する設計が可能である。この場合、光閉込めが小さくなるため、通常は導波損失増大によりしきい値が上昇してしまうが、導波層厚を最適化することにより導波損失を低減でき、しきい値も下げることが可能である。

【0142】との実施形態では、さらにコンタクト層4 2としてp型InGaNを用いている。p型InGaN はp型GaNに比べてバンドギャップが小さいので、電 極との間のショットキー障壁を低減でき、コンタクト抵 抗をより低減することが可能となる。

【0143】(第3の実施形態)図18は、本発明の第 3の実施形態に係わる半導体レーザの構成を示す断面図 である。

【0144】図中50はn型SiC基板であり、との基板50の上にn型ZnOパッファ層51,n型GaN層52,n型GaA1Nクラッド層53,n型GaN導波層54,n型GaA1Nオーパーフロー防止層55,InGaN多重量子井戸(MQW活性層)56,p型GaA1Nオーパーフロー防止層57,p型GaN導波層58,p型GaA1Nクラッド層59が成長形成されている。なお、これらの結晶成長はMOCVD法、MBE法、或いは両者の組合わせによって行われる。

【0145】p型GaAINクラッド層59はストライブ部分を除いてその途中までエッチング除去され、これによりクラッド層59にストライブ状のリッジ部が形成されている。p型GaAINクラッド層59のリッジ部以外に、n型InGaN光閉込め層60が選択的に埋込み形成され、さらにクラッド層59及び光閉込め層60上には、p型GaNコンタクト層61が成長形成されている。そして、p型GaNコンタクト層61上にはp側電極62が形成され、n型SiC基板50の裏面にはn側電極63が形成されている。

【0146】本実施形態では、基板50として導電性の n型SiC基板を用いている。これにより、電流を上下 方向に流すことができるため、マウント等がより容易と なり、また熱抵抗も低減される。

以外に、n型InGaN光閉込め層40が選択的に埋込 IOI47 以上の実施形態では光閉込め層としてIn み形成され、さらにクラッド層39及び光閉込め層40 IOI47 以上の実施形態では光閉込め層40 IOI47 以上の実施形態では光閉込め層40 IOI47 以上の実施形態では光閉込め層としてIOI4 の形成され、本発明はこれに限定するもの上には、IOI4 IOI4 の型IOI4 のではなく、バンドギャップエネルギーが活性層よりも小

さい In_p Ga_q Al_r $B_{1-p-q-r}$ N (0 < $p \le 1$, 0 **≦q, r<1, 0<p+q+r≦1)** であれば良い。ま た、クラッド層もGaAlNのみならず、Inx Gav $Al_z B_{1-x-y-z} N (0 \le x, y, z, x+y+z \le$ 1)を用いることができる。

【0148】図15及び図16で示されているようにM QWへの電子,正孔の注入は一般に不均一となり、しき い値増加の要因の一つとなる。これは、MQWの層数が 多いほど顕著になる。この不均一を低減するには障壁層 の厚さを小さくすることが有効である。特に、障壁層の 厚さが井戸層の厚さを越えないように設定すると、比較 的均一な注入が得られ、しきい値が低減される。

【0149】 (第4の実施形態) 図19は本発明の第4 の実施形態に係わる半導体レーザの構成を示す断面図で

【0150】図中70はサファイア基板であり、この基 板70の上にGaNバッファ層71, n型GaNコンタ クト層72, n型GaAlNクラッド層73, n型Ga N導波層74, InGaN多重量子井戸75, p型Ga N導波層76, p型GaAlNクラッド層77, p型G aNキャップ層78, p型InGaN光閉込め層79が 形成されている。p型InGaN光閉込め層79は同時 にp型コンタクト層の役割も果たしている。これらの結 晶成長はMOCVD法或いはMBE法によって行われ

【0151】p型GaNキャップ層78及びp型GaA 1 Nクラッド層 7 7 はストライプ部分を除いてクラッド 層の途中までエッチング除去され、これによりクラッド 層77にストライプ状のリッジ部が形成されている。こ の上にp型InGaN光閉込め層/コンタクト層79が 形成される。この結晶成長もMOCVD法或いはMBE 法によって行われる。

【0152】p型InGaN光閉込め層/コンタクト層 79からn型GaAINクラッド層73までが部分的に ている。この後、p型InGaN光閉込め層/コンタク ト層79上にはp側電極80、n型GaNコンタクト層 72の露出部上にはn側電極81が形成される。p側電 極80には、例えばPt/TiN/Ti/Pt/Auの 積層構造、n側電極81には、例えばTi/Auの積層 構造等が用いられる。

【0153】このレーザの活性層部は In_a Ga_{1-a} N 井戸層/Ine Ga_{1-e} N障壁層 (a≥e) からなる多 重量子井戸、及びGaN導波層を設けたSCH構造とな っている。

【0154】図19に示した構造の特徴はp型InGa N光閉込め層79がコンタクト層を兼ねていることであ る。このため、結晶成長は2回で済み、2回目の再成長 も選択成長である必要はない。従って、極めて簡単なプ ロセスで横モード制御構造が実現できることになる。こ

の構造では、発振波長に対して吸収係数の大きい InG aN層がストライプ外で活性層に近接して設けられてい るので、ストライプ外の等価屈折率実数部がストライプ 部より小さくなり、これにより水平方向の横モード閉込 めが実現される。

【0155】一方、この構造における電流狭窄は、 p型 GaAlNクラッド層77とp型InGaN光閉込め層 79との間のヘテロ障壁により実現される。即ち、図2 O (a) に示したように、p型GaAlNクラッド層と p型InGaNコンタクト層との界面における価電子側 のパンド不連続により生じるヘテロ障壁のために、この 界面では電流が殆ど流れない。一方、ストライプ部で は、p型GaAlNクラッド層77とp型InGaNコ ンタクト層79との間に両者の中間のパンドギャップエ ネルギーを有するp型GaNキャップ層78が設けられ ているために、図20 (b) に示したようにヘテロ障壁 高さが低減され、電流が容易に流れる。

【0156】InGaN層を光閉込め層/コンタクト層 に用いることの、もう一つの利点は、その下のクラッド 層のキャリア密度として高い値を実現できることであ る。本発明者らの実験によれば、In組成が0より大き いInGaAINを設けた構造では、その下のクラッド 層のキャリア密度が高くなることが明らかになった。例 えば、GaNコンタクト層のみの場合にはp型クラッド 層のキャリア密度が $1 \times 10^{16}\,\mathrm{cm}^{-3}$ 以下であったもの が、InGaN層を設けることにより、5×10¹⁶cm ⁻³以上とすることができた。これは水素 (H) 等による Mgアクセプタの不活性化が抑制されることに起因する ものである。これにより、InGaAlN光閉込め層を 設けない構造に比べてキャリアオーバーフローが大幅に 低減されることが分った。

【0157】図20の計算例では、p型クラッド層がキ ャリア密度 5×10^{16} c m⁻³の $Ga_{0.85}A1_{0.15}N$ 、p 型コンタクト層がキャリア密度1×10¹⁷cm⁻³のIn 0.15 Ga_{0.85}N、pキャップ層がキャリア密度1×10 $17_{\rm cm}$ -3のGaNの場合を示している。これらの組み合 わせは、これに限ったものではなく、p型クラッド層と p型コンタクト層とのヘテロ障壁が電流阻止に十分な大 きさを持っていれば良い。

【0158】図20 (a) のp型クラッド層とp型コン タクト層が、それぞれp型Ga_{0.85}Al_{0.15}N (キャリ ア密度 5×10¹⁶ cm⁻³)、p型In_x Ga_{1-x} N (キ ャリア密度 1×10¹⁷ c m⁻³) の場合の電流密度 — 電圧 特性を図21に示す。図20(b)のキャップ層はx= 0のGaNで、この場合には電圧~3.7Vでレ──ザ発 振が得られる(この電圧にはコンタクト抵抗等は含めて いない)。一方、In組成xが大きくなると電流ご流れ 難くなることが分る。xが0.1より大きい動作電圧 (~3.7V) での電流値は1/2以下となり、図19

に示す構造のときに十分な電流狭窄効果が得られる。

【0159】このヘテロ障壁による電流阻止効果は、p 型クラッド層とp型コンタクト層とのパンドギャップ差 だけでなく、2つの層のキャリア密度にも依存する。例 えば、p型クラッド層のキャリア密度が1×10¹⁷cm ⁻³より大きくなると、電流阻止の効果は低減する。従っ て、図19に示す構造においてヘテロ障壁による電流阻 止効果を十分得るためには、p型クラッド層のキャリア 密度を1×10¹⁷cm⁻³以下、p型クラッド層のA1組 成とp型コンタクト層のIn組成の和を0.25以上と することが望ましい。また、キャリアオーバーフロー低 減の観点からはp型クラッド層キャリア密度は低すぎな い方が良く、望ましくは 5×10^{16} c m⁻³以上が良い。 【0160】また、ヘテロ障壁による電流阻止効果はp 型GaAlN/p型InGaNの組み合わせに限るもの ではない。この材料系は組成によりバンドギャップ差を 大きくとることができるので、価電子帯側のパンド不連 続と同様に、伝導帯側のバンド不連続も大きくなる。図 22に、n型Ga_{0.85}Al_{0.15}N (キャリア密度5×1 0¹⁷cm⁻³) 、n型In_x Ga_{1-x} N (キャリア密度1 × 10^{18} cm⁻³) をそれぞれクラッド層及びコンタクト 層に用いた場合の電流密度-電圧特性を示す。nコンタ クト層のIn組成xが大きくなると電流が流れ難くなる ことが明らかである。この場合にはx≥0.15で十分 な電流阻止効果が得られる。

【0161】 (第5の実施形態) 図23は、本発明の第5の実施形態に係わる半導体レーザの構成を示す断面図である。

【0162】図中90はサファイア基板であり、この基板90の上にGaNパッファ層91, p型GaNコンタクト層92, p型GaAlNクラッド層93, p型GaN導波層94, InGaN多重量子井戸95, n型GaN導波層96, n型GaAlNクラッド層97, n型GaNキャップ層98, n型InGaN光閉込め層99が形成されている。n型InGaN光閉込め層99は同時にn型コンタクト層の役割も果たしている。

【0163】 n型GaNキャップ層98及びn型GaA 1 Nクラッド層97はストライプ部分を除いてクラッド層の途中までエッチング除去され、これによりクラッド層97にストライプ状のリッジ部が形成されている。この上にn型InGaN光閉込め層/コンタクト層99が形成される。

【0164】 n型 I n G a N 光閉込め層/コンタクト層 9 9 から p 型 G a A 1 N クラッド層 9 3 までが部分的に 除去され、 p 型 G a N コンタクト層 9 2 の一部が露出している。この後、 n型 I n G a N 光閉込め層/コンタクト層 9 9 上には n 側電極 1 0 0、 p 型 G a N コンタクト 層 9 2 の 露出部上には p 側電極 1 0 1 が形成されている。

【0165】図23に示した構造では、n型InGaN 光閉込め層99がコンタクト層を兼ねている。従って、 図19の場合と同様に、結晶成長は2回で済む。横モード制御の原理は図19の場合と同じであり、また電流狭窄は、n型GaAlNクラッド層97とn型InGaN光閉込め層99との間のヘテロ障壁により実現される。このヘテロ障壁による電流阻止の効果は図22に示した通りである。

【0166】ヘテロ障壁による電流阻止効果は、2種類の材料のバンドギャップ差が大きい程顕著であるので、組成差の大きい組み合わせが望ましい。しかしながら、一方でストライブ部では、バンドギャップ差が大きすぎると、例え中間のバンドギャップを持つキャップ層を設けたとしても、電流が流れ難くなる場合もある。これを改善するには、中間のバンドギャップを持ち、そのバンドギャップの値が異なる複数のキャップ層を設けると良い。

【0167】 (第6の実施形態) 図24は、本発明の第6の実施形態に係わる半導体レーザの構成を示す断面図である。

【0168】図中110はサファイア基板であり、この基板110の上にGaNバッファ層111, n型GaNコンタクト層112, n型Ga0.85Al0.15Nクラッド層113, n型GaN導波層114, InGaN多重量子井戸115, p型GaN導波層116, p型Ga0.85Al0.15Nクラッド層117, p型GaN第1キャップ層118, p型In0.07Ga0.93N第2キャップ層119, p型In0.15Ga0.85N光閉込め層120が形成されている。p型InGaN光閉込め層120は同時にp型コンタクト層の役割も果たしている。また、図中の121はp側電極、122はn側電極である。

【0169】この図に示した構造ではp型 $Ga_{0.85}A1_{0.15}$ Nクラッド層117とp型 $In_{0.15}Ga_{0.85}$ N光閉込め層120との組成差が大きくパンドギャップ差が大きいために、ヘテロ障壁による電流阻止効果が大きい。一方、ストライプ部のクラッド層上には、p型 $Ga_{0.85}$ A $1_{0.15}$ Nクラッド層117とp型 $In_{0.15}Ga_{0.85}$ N光閉込め層120との中間のパンドギャップを持つ2種類のキャップ層を設けてある。パンドギャップはp型クラッド層,第1キャップ層,第2キャップ層,光閉込め層の順に小さくなっていくため、ヘテロ障壁が段階的に低減され、より電流が流れ易い構造となっている。

【0170】図24の実施形態では中間バンドギャップを持つキャップ層を2層としたが、これに限るものではなく、クラッド層と光閉込め層とのバンドギャップ差に応じて、さらに多段階のキャップ層を導入することも勿論可能である。

【0171】(第7の実施形態)図25は、本発明の第7の実施形態に係わる半導体レーザの構成を示す断面図である。

【0172】図中130はサファイア基板であり、 この 基板130の上にGaNパッファ層131, n型〇aN コンタクト層132, n型Ga_{0.85}Al_{0.15}Nクラッド層133, n型GaN導液層134, InGaN多重量子井戸135, p型GaN導液層136, p型Ga_{0.85}Al_{0.15}N第1p型クラッド層137, p型Ga_{0.85}Al_{0.15}N第1p型クラッド層138, p型GaN第1キャップ層139, p型In_{0.07}Ga_{0.93}N第2キャップ層140, p型In_{0.15}Ga_{0.85}N光閉込め層141が形成されている。p型InGaN光閉込め層141は同時にp型コンタクト層の役割も果たしている。また、図中の142はp側電極、143はn側電極である。

【0173】各層のキャリア密度は、第1p型クラッド層137が 5×10^{17} cm $^{-3}$ 、第2p型クラッド層138が 5×10^{16} cm $^{-3}$ 、また第1キャップ層139,第2キャップ層140,光閉込め層/コンタクト層141はいずれも 1×10^{17} cm $^{-3}$ とした。

【0174】この図に示した構造の特徴は、活性層側の第1p型クラッド層137のキャリア密度を大きくして動作時のキャリアオーバーフローを低減すると共に、光閉込め層141と接する第2p型クラッド層のキャリア密度を比較的低くして、ヘテロ障壁による電流阻止効果を確保している点である。ストライプ部で電流が流れる原理は図19、図23及び図24の場合と同様である。

【0175】 (第8の実施形態) 図26は、本発明の第8の実施形態に係わる半導体レーザの構成を示す断面図である。

【0176】図中150はサファイア基板であり、この基板150の上にGaNバッファ層151, n型GaNコンタクト層152, n型Ga0.85A10.15Nクラッド層153, n型GaN導波層154, InGaN多重量子井戸155, p型GaN導波層156, p型Ga0.85A10.15N第1p型クラッド層157, p型Ga0.85A10.15N第2p型クラッド層158, p型Ga0.85A10.15N第3p型クラッド層159, p型GaNキャップ層160, p型InO.1 Ga0.9 N光閉込め層161が形成されている。p型InGaN光閉込め層161は、同時にp型コンタクト層の役割も果たしている。また、図中の162はp側電極、163はn側電極である。

【0177】この実施形態における各層のキャリア密度は、第1p型クラッド層157が $5 \times 10^{17} \, \mathrm{cm}^{-3}$ 、第2p型クラッド層158が $5 \times 10^{16} \, \mathrm{cm}^{-3}$ 、第3p型クラッド層159が $5 \times 10^{17} \, \mathrm{cm}^{-3}$ 、また、キャップ層160、光閉込め層/コンタクト層161はいずれも $1 \times 10^{17} \, \mathrm{cm}^{-3}$ である。

【0178】この図に示した構造の特徴は、活性層側の第1p型クラッド層157のキャリア密度を大きくして動作時のキャリアオーバーフローを低減すると共に、光閉込め層161と接する第2p型クラッド層のキャリア密度を比較的低くして、ヘテロ障壁による電流阻止効果を確保し、さらにキャップ層160と接する第3p型クラッド層のキャリア密度を高くして、ストライプ部でよ

り電流が流れ易いようにしていることである。

【0179】(第9の実施形態)図27は、本発明の第 9の実施形態に係わる半導体レーザの構成を示す断面図 である。

【0180】図中170はサファイア基板であり、この基板170の上にGaNバッファ層171, n型GaNコンタクト層172, n型Ga0.85Al0.15Nクラッド層173, n型GaN導波層174, InGaN多重量子井戸175, p型GaN導波層176, p型Ga0.85Al0.15N第1p型クラッド層177, p型Ga0.85Al0.15N第2p型クラッド層178, p型Ga0.85Al0.15N第3p型クラッド層178, p型GaNキャップ層180, p型In0.1 Ga0.9 N光閉込め層181, p型In0.1 Ga0.9 Nコンタクト層182が形成されている。また、図中の183はp側電極、184はn側電極である。

【0181】この実施形態における各層のキャリア密度は、第1 p型クラッド層177が 5×10^{17} cm $^{-3}$ 、第2 p型クラッド層178が 5×10^{16} cm $^{-3}$ 、第3 p型クラッド層179が 5×10^{17} cm $^{-3}$ 、キャップ層180が 1×10^{17} cm $^{-3}$ 、光閉込め層181が 1×10^{17} cm $^{-3}$ 、コンタクト層182が 5×10^{17} cm $^{-3}$ である。

【0182】この図に示した構造の特徴は、図26に示した第8の実施形態における特徴に加えて、p電極側に、さらにキャリア密度の高いコンタクト層182を設けていることである。これにより、コンタクト抵抗が低減されるために、動作電圧を大幅に低減することができる。

【0183】なお、このようなキャリア密度の高いコンタクト層を設ける構造は、この実施形態に限るものではなく、第4~第7の実施形態構造に対しても適用できることはいうまでもない。

【0184】 (第10の実施形態) 図28は、本発明の 第10の実施形態に係わる半導体レーザの構成を示す断 面図である。

【0185】図中190はサファイア基板であり、この基板190の上にGaNバッファ層191, n型GaNコンタクト層192, p型InGaN光閉込め層193が形成されている。p型InGaN光閉込め層193及びn型GaNコンタクト層192の上部は、その一部がエッチングされ、ストライプ状の溝が形成される。この上に、n型GaAlNクラッド層194, n型GaN高195, InGaN多重量子井戸196, p型GaN海間97, p型GaAlNクラッド層198, p型GaN層199, p型InGaNコンタクト層200が形成されている。つまり、n型GaAlNクラッド層194に下側に凸のリッジ部が形成されている。また、図中の201はp側電極、202はn側電極である。

【0186】この実施形態では、光閉込め層193が活

性層より基板側に位置している。ストライプ両側では光閉込め層193と量子井戸活性層196とが近接しているために、光閉込め層193の吸収損失の影響で等価屈折率の実数部が小さくなり、これにより形成された等価屈折率分布によって、水平方向の横モード閉込めが実現される。また、この光閉込め層193は同時に、電流狭窄層としての働きも持っている。

【0187】図28の構造を作製する際の結晶成長は、 1回目の成長及び2回目の成長共にMOCVD法又はM BE法で行われる。この構造も結晶成長が2回で済むと いう利点がある。

【0188】 (第11の実施形態) 図29は、本発明の 第11の実施形態に係わる半導体レーザの構成を示す断 面図である。

【0189】図中210はサファイア基板であり、この基板210の上にGaNパッファ層211, p型GaNコンタクト層212, p型InGaN光閉込め層213が形成されている。p型InGaN光閉込め層213及びp型GaNコンタクト層212の上部は、その一部がエッチングされ、ストライブ状の溝が形成される。この上に、p型GaAlNクラッド層214, p型GaN導波層215, InGaN多重量子井戸216, n型GaN導波層217, n型GaAlNクラッド層218, n型GaN層219, n型InGaNコンタクト層220が形成されている。また、図中の221はp側電極、222はn側電極である。

【0190】この実施形態では、各層の導電型が図28に示した実施形態とは一部を除いて逆になっている。横モード閉込めが光閉込め層213により実現されている点は図28の場合と同様であるが、図29の実施形態における電流狭窄はp型GaAlNクラッド層214とp型InGaN光閉込め層213とのヘテロ障壁により実現されている。この原理は、前記図19、図24~図27等で示したものと同様である。

【0191】これまでの実施形態では、コンタクト層としてInGaNを用いた場合を示したが、この材料に限定されるものではなく、InGaBN或いはInGaAlBNとしても良い。特にp型コンタクト層の場合、p型InGaBN或いはp型InGaAlBNとすることによって、低抵抗のコンタクト層が得られた。また、他の各層も本発明の条件を満たす範囲で、InGaAlBNを用いることができる。

【0192】また、基板もサファイア基板に限定されるものではなく、SiC,ZnO,MgA 1_2 O $_4$,Nd GaO $_3$,LiGaO $_2$ 、 Y_3 A 1_5 O $_{12}$ (YAG), Y_3 Fe $_5$ O $_{12}$ (YIG) 等を用いることができる。

【0193】 (第12の実施形態) 図30は、本発明の 第12の実施形態に係わる半導体レーザの構成を示す断 面図である。

【0194】図中230はサファイア基板であり、この

基板 2 3 0 の上に Ga N バッファ層 2 3 1, n型 Ga N コンタクト層 2 3 2, n型 Ga_{0.85} A 1_{0.15} N クラッド層 2 3 3, n型 Ga N 導波層 2 3 4, In Ga N 多重量子井戸 2 3 5, p型 Ga N 導波層 2 3 6, p型 Ga_{0.85} A 1_{0.15} N クラッド層 2 3 7, p型 Ga N キャップ層 2 3 8, p型 In Ga N コンタクト層 2 3 9, n型 In 0.1 Ga_{0.9} N 光閉込め層 2 4 0, p型 In Ga N コンタクト層 2 4 1 が形成されている。また、図中の 2 4 2 は p 側電極、 2 4 3 は n 側電極である。

【0195】この実施形態のレーザは次のように作製される。即ち、まずサファイア基板230の上にGaNパッファ層231,n型GaNコンタクト層232,n型GaA1Nクラッド層233,n型GaN導波層234,InGaN多重量子井戸235,p型GaN導波層236,p型GaA1Nクラッド層237,p型GaNキャップ層238,p型InGaNコンタクト層239までを順次成長する。この上にSiO2膜を形成し、フォトリソグラフィ等によりストライプ部を除いてp型InGaNコンタクト層239,p型GaNキャップ層238及びp型GaA1Nクラッド層237の一部をエッチングで除去することによって、ストライプ状のリッジを形成する。

【0196】次に、 $2回目の成長でn型InGaN光閉込め層240及びp型InGaNコンタクト層241を形成する。この<math>2回目の成長はストライプ部のSiO_2$ 膜を残したまま行われ、これにより SiO_2 上には結晶成長は起こらず、ストライプ外領域のみに成長する、いわゆる選択成長によって行われる。なお、n電極側のエッチングは2回目の成長の前でも後でも可能である。

【0197】本実施形態の特徴は、一見複雑な構造にも 拘らず、結晶成長が2回で済む点である。また、 コンタクト層がストライブ部及びストライプ外にも形成されているために、全面電極構造をとることができ、p型In GaNコンタクト層241にも電流が広がることによって、コンタクト抵抗を低減することができる。

【0198】 (第13の実施形態) 図31は本発明の第 13の実施形態に係わる半導体レーザの構成を示す斜視 図である。

【0199】本実施形態における層構造は図30に示した第12の実施形態とほぼ同じであるので、その詳しい説明は省略する。異なる部分は、図30における中型InGaNコンタクト層239及び241の代わりに p^{\dagger} 型GaN層250及び251を用いていることである。この層は中型GaNキャップ層238よりキャリア密度を高く(例えば $7\times10^7~{\rm cm}^{-3}$)設定してあるため、電流が広がり易いと共に、コンタクト抵抗も低減できる。

【0200】また、図31の実施形態では、n側電極を 両側に設けた対称構造としている。これにより、ストラ イブ部での電流分布も対称性が良くなり、より安定な基 本横モード発振を実現できる。

【0201】(第14の実施形態)図32は本発明の第 14の実施形態に係る半導体レーザの構成を示す断面図 である。図中260はサファイア基板であり、この基板 260の上にGaNパッファ層261、n型GaNコン タクト層262、 n型Ga_{0.85}Al_{0.15}Nクラッド層 2 63、n型GaN導波層264、InGaN多重量子井 戸 (MQW) 活性層265、p型GaN導波層266、 p型Ga_{0.85}Al_{0.15}Nクラッド層267、p型GaN キャップ層268が成長形成されている。p型GaNキ ャップ層268およびp型GaA1Nクラッド層267 はストライブ部分を除いてその途中までエッチング除去 され、これによりクラッド層267にストライプ状のリ ッジ部が形成されている。p型GaAlNクラッド層2 67のリッジ部以外の領域にn型Ga_{0.93}Al_{0.07}N光 閉込め層269が選択的に埋込み形成され、さらにキャ ップ層268、クラッド層267及び光閉込め層269 上にはp型GaNコンタクト層270が形成されてい る。なお、271はp電極、272はn電極である。 【0202】本実施形態の特徴は光閉込め層269にク

【0202】本実施形態の特徴は光閉込め層269にクラッド層267よりA1組成の小さいGaA1Nを用いていることである。これにより水平方向に反導波構造が形成され、水平横モードが安定化される。

【0203】反導波構造は基本的にはストライプ外の等価屈折率が大きい場合に実現されるが、良好なビーム特性を得るためにはストライプ内との等価屈折率差の絶対値を所定の値より大きく設定することが重要である。前述した図4からわかるように、 $|\Delta n_{eq}| \ge 2 \times 10^{-3}$ の領域に設定することにより、非点隔差の小さい特性が得られる。図32の実施形態の例では、光閉込め層のA1組成を0.05 \le x $_{Al}$ \le 0.1の領域に設定することにより、ビーム特性としても優れた反導波構造を実現できる。

【0204】上述したように本実施形態によれば、InGaAlBN系半導体レーザにおいて、ダブルヘテロ構造部の一方のクラッド層にリッジ部を形成し、このリッジ部側面にクラッド層より屈折率の高い光閉込め層を設けることにより、しきい電流密度が低減され、かつ安定な基本横モードでの連続発振が可能となる。

【0205】(第15の実施形態)図33は本発明の第15の実施形態に係る半導体レーザの構成を示す断面図である。図中280はサファイア基板であり、この基板280の上にGaNパッファ層281、n型GaNコンタクト層282、n型Ga0.85A10.15Nクラッド層283、n型GaN導波層284、InGaN多重量子井戸(MQW)活性層285、p型GaN導波層286、p型Ga0.85A10.15Nクラッド層287、p型GaNキャップ層288が成長形成されている。p型GaNキャップ層288およびp型GaA1Nクラッド層287はストライプ部分を除いてエッチング除去され、これに

よりクラッド層 287にストライプ状のリッジ部が形成されている。 p型 GaA1Nクラッド層 287のリッジ部以外の領域に n型 $Ga_{0.93}$ A $1_{0.07}$ N光閉込め層 289が選択的に埋め込み形成され、さらにキャップ層 288、クラッド層 287及び光閉込め層 289上には p型 GaN 層 290、 p型 InGaN コンタクト層 291が形成されている。 292は p電極、 293は n電極である。

【0206】本実施形態では光閉込め層289がp型GaN導波層286に接して形成されている点が図32の実施形態とは異なる。このような構造においても反導波構造が実現されることは言うまでもない。

【0207】 (第16の実施形態) 図34は本発明の第 16の実施形態に関わる半導体レーザの構成を示す断面 図である。図中300はサファイア基板であり、この基 板300の上にGaNバッファ層301、n型GaNコ ンタクト層302、n型Ga_{0.85}A1_{0.15}Nクラッド層 303、n型GaN導波層304、InGaN多重量子 井戸 (MQW) 活性層305、p型GaN導波層30 6、p型InGaNキャップ層307、p型GaN層3 0 8、 p型G a _{0.85} A l _{0.15}Nクラッド層309が成長 形成されている。p型GaA1Nクラッド層309、p 型GaN層308はストライブ部分を除いてエッチング 除去され、これにより、クラッド層309にストライプ 状のリッジ部が形成されている。この上にp型Ga0.93 Al_{0.07}N光閉込め層310、p型GaNコンタクト層 311が形成されている。312はp電極、313はn 電極である。

【0208】本実施形態では、光閉込め層310がp型であるため、結晶成長は2回で済む。この構造では、p型Ga0.93A10.07N光閉込め層310とp型InGaNキャップ層307とのヘテロ障壁により電流狭窄が行なわれる。すなわち、ストライプ外では、このヘテロ障壁により電流は流れない。一方、ストライプ部ではp型GaN層308がp型InGaNキャップ層307とp型GaAlNクラッド層309との間に形成されているため、ヘテロ障壁が低減されて電流が流れる。また、p型Ga0.93A10.07N光閉込め層310の屈折率がp型Ga0.85A10.15Nクラッド層309より大きいので、これによる反導波構造で光閉込めが実現される。

【0209】 (第17の実施形態) 図35は本発明の第17の実施形態に係る半導体レーザの構成を示す断面図である。図中320はサファイア基板であり、この基板320の上にGaNバッファ層321、n型GaNコンタクト層322、n型Ga0.85A10.15Nクラッド層323、n型GaN導波層324、InGaN多重量子井戸(MQW)活性層325、p型GaN導波層326、p型Ga0.85A10.15N第1クラッド層327、10型Ga0.9 A10.1 N第2クラッド層328が成長形元されている。p型Ga0.9 A10.1 N第2クラッド層32

8、 p型 $Ga_{0.85}Al_{0.15}$ N第1クラッド層327は、ストライプ部分を除いてエッチング除去され、これにより、クラッド層(327)、328のリッジ部が形成されている。クラッド層(327)、328のリッジ部以外の領域に p型(327)0分の第(328)0分の第(328)0分の形成され、さらに、クラッド層(328)0分形成されている。(331)1は p電極、(332)30か形成されている。(331)30か形成されている。(331)30か形成されている。(331)30か形成されている。(331)30か形成されている。(331)30か形成されている。

【0210】本実施形態の導波機構は第1の実施形態と同様に損失導波型であるが、リッジ形状が上部で広くなっている点がこれまでの実施形態と異なる。このようなリッジ形状とすることにより、第2クラッド層328中で電流が広がるために、素子の直列抵抗を低減することができる。この構造は、クラッド層をA1組成の異なるGaA1Nで構成した多層構造とし、化学エッチングによるエッチング速度の差を利用して実現できる。

【0211】図36は上記実施形態の構造を作成するエッチング方法を示したものである。図中、反応容器340は、内部の側壁に沿ってコイル状の金属電極341が設けられ、且つスターラー342及びNaOH溶液343を保持している。ここで、スターラー342は、図示しない容器外のコントローラから回転磁場を受けて回転し、NaOH溶液343を提拌する。NaOH溶液343には、GaN系多層構造を形成した基板344が浸される。

【0212】この基板344は、容器外の直流電源345の正側に接続されている。また、容器内の金属電極341は、直流電源345の負側に接続されている。ここで、直流電源345をオン状態とすると、基板344は電気化学的にエッチングされる。

【0213】このような電気化学的エッチングにより、エッチングプロファイルを図35の実施形態に示したような形状に制御することが可能である。すなわち、図37に示したように、A1組成の高いGaA1N程エッチング速度が大きいために、図35に示した形状が実現される。また、本実施形態ではp型GaN導波層326がエッチング停止層としての役割も果たしている。

【0214】なお、エッチングプロファイルを制御するための多層構造は、図35に示した2層構造に限らず、3層以上でも良く、さらに例えば $Ga_{0.85}Al_{0.15}$ NからGaNまで連続的に組成を変化させたグレーデッド層であっても良い。また、エッチング溶液もNaOHに限定されるものではなく、KOH、HF系溶液、 HPO_3 等の溶液を用いることができる。

【0215】(第18の実施形態) 図38は本発明の第18の実施形態に係わる半導体レーザの構成を示す断面図である。図中350はサファイア基板であり、この基板350の上にGaNバッファ層351、n型GaNコンタクト層352、n型Ga_{0.85}Al_{0.15}Nクラッド層353、n型GaN導波層354、InGaN多重量子

井戸(MQW)活性層355、p型GaN導波層356、p型 $Ga_{0.85}Al_{0.15}N$ 第1クラッド層357、p型 $Ga_{0.9}Al_{0.1}N$ 第2クラッド層358、p型GaNキャップ層359が成長形成されている。p型GaNキャップ層359、p型 $Ga_{0.9}Al_{0.1}N$ 第2クラッド層358、p型 $Ga_{0.85}Al_{0.15}N$ 第1クラッド層358、p型 $Ga_{0.85}Al_{0.15}N$ 第1クラッド層357は、ストライプ部分を除いてエッチング除去され、これにより、クラッド層577、578のリッジ部以外の領域にp型InGaN光閉込め層360が形成されている。361はp電極、362はn電極である。

【0217】(第19の実施形態) 図39~図40は、本発明の第19の実施形態に係る半導体レーザの製造工程図である。図39(a)に示すように、サファイア基板370上には、有機金属気相成長法(MOCVD法)により、GaNからなる10~200nm厚のパッファ層371、Siドーブのn型GaNからなる4 μ m厚のn型コンタクト層372、Siドーブのn型GaO.8 A10.2 Nからなる250nm厚のn型クラッド層373、Siドーブのn型GaNからなる200nm厚の導波層374、Siドーブのn型GaA1Nオーパーフロー防止層375が順次形成される。

【0218】続いて、n型GaA1Nオーバーフロー防止層 375上には、1.5nm厚のノンドープ $In_{0.25}$ $Ga_{0.75}N$ 及び 3nm厚のノンドープ $In_{0.05}Ga_{0.95}$ No 2 種類の InGaN層を50周期繰り返して構成される多重量子井戸(MQW)構造の活性層 376 が形成される。

【0219】そして、活性層376上には、Mgドープのp型GaAlNオーパーフロー防止層377、IMgドープのp型GaNからなる200nm厚の導波層378、Mgドープのp型Ga $_{0.8}$ Al $_{0.2}$ Nからなるp型クラッド層379、Mgドーブのp型GaNからなる0、3 μ m厚のキャップ層380が順次形成される。

【0220】次に、p型GaNキャップ層380上には、熱CVD法により、SiO2 膜からなる40 Onm 厚の無機マスク層381が堆積される。続いて、無機マスク層381上には、レジスト(A24110) プ1μm厚に塗布され、光露光プロセスにより、レジストにストライブパターンが転写される。現像後、ウェハーは、120℃の窒素雰囲気のオーブンに20分間保持され、ポストペーキングされる。その後、無機マスク層381のSiO2 膜がエッチングされ、無機マスク層とレジスト層からなる2層のマスク層が形成される。

【0221】次に、図39 (b) に示すように、反応性

【0223】マイクロ波パワー200W、イオン加速電 E500V、 $C1_2$ ガス圧力0.4mTorr一定とし、 SF_6 ガスを添加した際のGaNと Ga_{1-x} $A1_x$ N(x=0.2)の選択比の変化を図41に示す。縦軸 はエッチングにおけるGaNの選択比であり、横軸は混合ガスにおける SF_6 の分圧比である。

【0224】 SF_6 ガスの圧力が増加するに従い、選択比が増加する。これは、 SF_6 ガスを添加することにより、GaA1N層のエッチングに際し、表面に脱離し難いエッチング反応生成物であるA1の塩化物が生成されるためである。

【0225】これにより、GaA1N層のエッチング速度は遅くなり、結果としてGaNとの選択比が大きくなる。本実施形態では、添加ガスとして SF_6 ガスを用いたが、少なくともFを成分として含むガス、例えば CF_4 等でも同じ効果が得られる。また、選択エッチングは、例えば O_2 、CO、 CO_2 等の如き、少なくともOを成分として含むガスであれば実行可能である。理由は、GaA1N層のエッチングの際に、脱離し難いA1の酸化物が表面に生成されるためである。

【0226】さらに、GaN層380とGaA1N層3 79との界面で精密にエッチングを停止するには、選択・ エッチングとエッチング過程のその場観察法とを併用す ることが好ましい。本実施形態では、レーザ干渉によ り、エッチング深さをモニタした。具体的には、エッチ ング試料表面に波長650nmのレーザ光を照射し、反 射光を検出する。このとき、レーザ光は、試料表面およ び試料内部の界面から反射し、これらの反射光の間で干 渉が生じるため、エッチングの進行に伴い、反射光強度 が振動する。この振動の検出により、エッチング量及び ヘテロ界面が観察可能となる。このその場観察法による と、選択エッチング法と併用したとき、GaAlNのエ ッチング速度が遅いため、GaN層380のエッチング 時の反射光強度の振動の周期と、GaAlN層379の エッチング時の反射光強度の振動周期とでは大きな差が 生じる。従って、周期が変化する時点でエッチングを終 了すれば、最小のオーパーエッチング量でエッチングを 終了できる。

【0227】以上の方法により、本実施形態では、Ga

A1N B379 のオーバーエッチング量<math>40nm以下でエッチングを終了できる。エッチング工程の後、ウェハを $H_2SO_4:H_2O_2:H_2O$ 溶液中に浸け、レジストマスクとエッチング残留物とが除去される。レジストマスク除去後、露出された SiO_2 マスクは、次の工程である選択成長のマスクとしても使用できる。

【0228】以上の処理の後、図39(c)に示すように、MOCVDによる第2回目の成長により、Siドープのn型GaNからなる0.5 μ m厚の光閉込め層(電流狭窄層)382がp型GaNキャップ層380の側面に沿ってp型GaA1Nクラッド層379上に形成される。第2回目の成長後、ウェハは、弗化アンモニウム溶液中に浸けられ、SiO2マスクが除去され、p型GaNキャップ層380が露出される。

【0229】次いで、図40(d)に示すように、MOCVDによる第3回目の成長により、p型GaNキャップ層380上及びp型GaAlNクラッド層379上にMgドープのp型GaNからな 30.5μ m厚のコンタクト層383が形成される。次に、Cl2ガスを用いたRIBEにより、n型GaNコンタクト層372が露出するまでウェハの一部がエッチングされ、メサが形成される。

【0230】その後、図40(e)に示すように、n側の電極384およびp側の電極385が形成され、半導体レーザが作製された。

【0231】従来、同様のレーザにおいては、第1回目の成長により、n型GaN電流狭窄層382までを可しませ、その後、ドライエッチングにより電流狭窄層382に開口部を開け、第2回目の成長によりp型GaNコンタクト層380を成長させるという製造方法もある。しかし、この従来方法の場合、成長中にn型GaN電のしかし、この従来方法の場合、成長中にn型GaN電流狭窄層382へMOCVD反応管周辺からのMgの外まれが生じるため電流狭窄層を厚くする必要があり、そのため電流狭窄層の開口部のp型GaNコンタクト層を厚くしなければならず、素子抵抗を増大させるという解析を増大させるというのようにより、発売しているでは、近半方法の場合、電流狭窄層開口にがある。また、従来方法の場合、電流狭窄層開口にがある。また、従来方法の場合、電流狭窄層開口にがある。また、従来方法の場合、電流狭窄層開いたがある。

【0232】しかし、本実施形態によれば、n型GaN電流狭窄層382は第2回目の成長で積層するため、MOCVD反応管周辺からのMgの取込まれが無く、 n型GaN電流狭窄層382を薄く形成できる。また、 ドライエッチング/再成長界面を電流が流れないため、 界面でのリークの問題がない。

【0233】上述したように本実施形態によれば、窒化ガリウム系化合物半導体層の選択エッチングを実現できる。さらに、エッチング量を精度よくモニタできるため、クラッド層にリッジ部を形成する工程において精度よくエッチング量を制御できる。これにより、電流狭窄

層と活性層の距離を設計通りの値にできるので、関値電 流密度の低減と共に、基本横モードでの連続発振を実現 する半導体レーザを製造することができる。

【0234】 (第20の実施形態) 図42〜図43は本発明の第20の実施形態に係る半導体レーザの製造工程図である。

【0235】本実施形態は、次の2つの点で第19の実施形態とは異なる。1点目は、図42(b)に示すように、p型GaA1Nクラッド層379に代えて、ドライエッチングにより、リッジとその両側の平坦部をもつp型GaA1Nクラッド層390か形成されている。2点目は、図42(c)に示すように、p型GaA1Nクラッド層390からなるリッジがその側部に沿ってn型InGaN電流狭窄層382により埋込まれたことである。

【0236】この構造では、電流狭窄層382が、リッジの両側で活性層376に近接するため、InGaN電流狭窄層382の吸収損失の影響により生じる水平方向の実効屈折率分布により光閉込めが行われる。このとき、リッジの両側のGaAlNの厚さは、電流狭窄層382と活性層376との距離に影響するため、レーザを安定に横モードで発振させる観点から厳密に制御されなければならない。

【0237】そこで前述同様に、図42 (a) に示す積層工程の後、リッジの形成工程において、選択エッチング技術とレーザ干渉モニターとを組合わせて用いる。エッチングには、 $C1_2$ ガスと SF_6 との混合ガスと、RIBE法とを用いる。エッチング条件は、 $C1_2$ ガス圧力0.4mTorr、 SF_6 ガス圧力0.15mTorr、r、マイクロ波パワー200W、イオン加速電圧500Vである。

【0238】p型GaNキャップ層380上にはマスクが形成され、p型GaNキャップ層380におけるマスク以外の領域からエッチングが施される。エッチングの進行はレーザ干渉モニタにより観察される。上記条件では、GaN/GaA1Nの選択比が1.25程度であり、GaA1Nのアッチング速度が遅いため、GaNとGaA1Nとの界面において、レーザ干渉モニタにおけるレーザ光の反射強度の振動周期が変化する。反射強度の振動周期が150nmに相当し、GaN/GaA1N界面が検出されてから、振動が1.3周期現れたとき、エッチングを停止した。その結果、図42(b)に示すように、リッジの両側のp型GaA1Nクラッド層390の厚さとして設計通りの100nmを残してエッチングを停止できた。

【0239】このドライエッチング工程において、本実施形態とは異なり、選択エッチング技術を適用せず、 $C1_2$ ガスのみを用いた場合、 $GaN ext{ L} GaAIN ext{ L} とはほぼ等速エッチングとなる。この等速エッチングでは、レーザ干渉モニタにおける振動周期の<math>GaN/GaAIN$

界面での変化が僅かであるため、界面の検出が不正確となる。このため、エッチング量のモニタの精度が不十分である。

【0240】一方、本発明に係る製造方法では、選択エッチングを用いることにより、十分な精度でエッチング量を制御でき、本発明構造の半導体レーザの製造が可能となった。

【0241】以上のようにリッジ形成の後、図42

(c) に示すように、第2回目の成長でn型InGaN 電流狭窄層382が選択形成される。さらに SiO_2 マスク除去の後、図43(d)に示すように、第3回目の成長でp型GaNコンタクト層383が形成される。このp型GaNコンタクト層383は、ドライエッチングにより、n型GaNコンタクト層384が露出するまでエッチングされてメサが形成される。その後、図43

(e) に示すように、p型GaNコンタクト層383上にp側電極385が形成され、n型GaNコンタクト層384上にn側電極384が形成され、半導体レーザが製造される。

【0242】ここで、本実施形態では、電流狭窄層382としてn型InGaN層を埋込む場合について説明したが電流狭窄層382の材料としては、n型GaAlN層などの他の材料であっても良い。

【0243】(第21の実施形態)図44(a) ~図44(d) は本発明の第21の実施形態に係わる半導体レーザの製造工程図である。本実施形態が第20の実施形態と異なる点は、図44(c)に示すように、選択成長ではなくリッジ全体をn型InGaN電流狭窄層391により埋込んだことである。

【0244】このレーザ構造でも、図44(a)に示す工程の後、図44(b)に示すように、ドライエッチングにより、p型GaAlNクラッド層390をリッジとその両側の平坦部とを有する形状にする必要がある。ここで、リッジの両側のGaAlNの厚さは、電流狭窄層391と活性層376との距離に影響を与えるので、第20の実施形態と同様に、レーザの安定な横モード発振の観点から厳密に制御される必要がある。

【0245】本実施形態においても、第20の実施形態と同じく本発明による選択エッチング技術とレーザ干渉モニタとを組合せて用いる。その結果、図44(c)に示す如き構造の半導体レーザを製造できる。

【0246】(第22の実施形態)図45は、本発明の第22の実施形態に係わる半導体レーザの構成を示す断面図である。

【0247】図中400はn型SiC基板であり、この基板400の上にn型ZnO層401,n型GaN層402,n型GaAlNクラッド層403,GaN導波層404,InjGal-jNからなる第1の活性層405,及びGaN導波層406が順次形成され、更に第1の領域Aを除く第2の領域Bには、InkGal-kNか

らなる第2の活性層407及びGaN導波層408が形成されている。そして、第1の領域A及び第2の領域Bにおいて、p型GaAlNクラッド層411a及びb,n型InGaN光閉込め層412a及びb,p型GaNコンタクト層413a及びbが形成されている。なお、これらの結晶成長はMOCVD法、MBE法、或いは両者の組合せによって行われる。また、414a及びbはp側電極、415はn側電極である。

【0248】ここで、第1の活性層405のパンドギャップ E_{g_1} ,厚さd1と、第2の活性層407のパンドギャップ E_{g_2} ,厚さd2とは、

 $Eg_1 > Eg_2$

... (16)

d1>d2

... (17)

となるように設定されている。具体的には、第1の活性 層405のIn組成j=0.05, 厚さ100nm、第2の活性層407のIn組成k=0.15, 厚さ10nmとした。これは、発振波長で $\lambda 1=380nm$, $\lambda 2=410nm$ に相当する。

【0249】このレーザ構造の第1の領域Aでは、活性層が第1の活性層405のみであるため、この活性層405の波長380nmで発振する。一方、第2の領域Bでは第1の活性層405と第2の活性層407とが存在するが、第2の活性層407のパンドギャップの方が小さいため、誘導放出再結合は第2の活性層407で起こる。従って、この領域では410nmで発振することになる。

【0250】第1の領域Aの活性層405は100nm と比較的厚いため、自励発振しやすい構造となっており、戻り光雑音の少ない特性が得られる。一方、第2の領域Bでは10nmと薄い活性層407のため、光パワー密度を低減でき、高出力での発振が可能である。従って、この構造のレーザは、光ディスク応用において第1の領域Aのレーザを読出し用、第2の領域Bのレーザを記録用として用いることができる。

【0251】しかも本実施形態では、リッジを形成するクラッド層411の側面に活性層405,407よりもパンドギャップエネルギーの小さい光閉込め層412を埋込み形成しているので、各々の領域A,Bにおいてレーザの発振しきい電流密度が低減され、かつ基本横モードでの連続発振が可能となる。

【0252】図45に示した半導体レーザの製造工程を 図46~図47を参照して説明する。まず、図46

(a) に示すように、n型SiC基板400の上に、n型ZnO層401, n型GaN層402, n型GaA1Nクラッド層403, GaN導波層404, Inj Ga1-j N活性層(第1活性層)405, GaN等波層406, Ink Ga1-k N活性層(第2活性層)407, GaN9波曆408を順次成長する。

【0253】次いで、図46 (b) に示すように、第1 の領域Aにおける導波層408と活性層407をエッチ ングで除去する。このとき、活性層405は導波層406で保護されているので、最終構造で界面再結合による非発光成分の増加は防止できる。

【0254】次いで、図46 (c) に示すように、全面にp型GaAlNクラッド層411を成長し、その上にSiO₂ 膜421をスパッタ法等で形成する。

【0255】次いで、図47(d)に示すように、Si O_2 膜421のパターニングを行って、これをマスクとして領域A及びBにそれぞれリッジを形成する。

【0256】次いで、図47(e)に示すように、 SiO_2 マスクをつけたまま、選択成長によって電流狭窄を兼ねた光閉込め層 412を成長する。

【0257】次いで、図47 (f) に示すように、Si O_2 マスクを除去した後、p型GaNコンタクトGa 1 3 を成長し、p側電極414、n例電極415 を形成する。最後に、領域Aと領域Bとの間にドライエッチングで溝を形成して素子分離を行うことによって、前記図4 5 に示した構造が完成する。

【0258】上述したように本実施形態によれば、厚膜活性層の低出力レーザと薄膜活性層の高出力レーザとを同一基板上に形成しているため、活性層厚制御等の難しいプロセスを要することなく、光ディスクシステムにおける再生読出しと消去・記録の両方に要求されるレーザ性能を実現することができる。また、異なる波長のレーザを同一基板上に形成できるため、波長の違いによる非互換性の問題を解決できる。

【0259】(第23の実施形態)図48は、本発明の第23の実施形態に係わる半導体レーザの構成を示す断面図である。なお、図19と同一部分には同一符号を付して、その詳しい説明は省略する。

【0260】本実施形態の構造及び製造方法は第22の実施形態の場合とほぼ同様であるが、第22の実施形態と異なる点は、第1の活性層405に代えて膜厚 d1の第1の活性層425を有し、且つ第2の活性層407に代えて、第1の活性層の膜厚よりも大きい膜厚d2をもつ第2の活性層427を備えたことである。

【0261】すなわち、第1の活性層425の膜厚d1 と第2の活性層427の膜厚d2との関係を、

d 1 < d 2 ... (18)

としたことである。即ち、d1=10nm, d2=100nmとした。また、第2の領域Bにp型InGaN吸収層428を設けた。この吸収層428は可飽和吸収体として働き、自励発振がより容易に起こる構造としてある。この構造の場合には、光ディスク応用において第1の領域Aのレーザを記録用、第2の領域Bのレーザを読出し用として用いることになる。

【0262】 (第24の実施形態) 図49は、本発明の第24の実施形態に係わる半導体レーザの構成を示す断面図である。

【0263】図中430はサファイア基板であり、 この

基板430の上にGaNバッファ層431, n型GaNコンタクト層432, n型GaAlNクラッド層433, n型GaN導波層434, InGaN多重量子井戸からなる第1の活性層435, アンドープGaN導波層436, InGaN多重量子井戸からなる第2の活性層437, p型GaN等波層438, p型GaAlNクラッド層439, p型GaNキャップ層440, p型InGaN光閉込め層441, p型InGaNコンタクト層442が形成されている。また、図中の443及び444はp電極、445はn側電極である。

【0264】ここで、第1の多重量子井戸活性層435のパンドギャップ E_{g_1} と第2の多重量子井戸活性層437のパンドギャップ E_{g_2} とは

$Eg_1 > Eg_2$

となるように設定されている。具体的には、第1の多重量子井戸活性層の井戸層のIn組成を0.15とし、第2の多重量子井戸活性層のIn組成を0.8とした。それぞれの発振波長は青色及び赤色に相当する。第2の多重量子井戸活性層のIn組成は通常のGaNレーザに比べて大きいが、むしろInNに近い組成であるために結晶としては高品質のものが得られる。

【0265】このように青色及び赤色のレーザが集積されている構造が実現できるため、光ディスク応用において極めて有用である。即ち、高密度化に伴って異なる波長のレーザを用いるシステムの場合に、本実施形態のようなレーザを用いることにより、従来のシステムとの互換性が容易に実現されることになる。

【0266】図50は、図49に示した実施形態のレーザにおける電極の配置例を示したものである。この例のようにn電極側は共通にできるため、例えばボンディングワイヤは3つで良い。

【0267】 (第25の実施形態) 図51は、本発明の 第25の実施形態に係わる半導体レーザの構成を示す断 面図である。

【0268】図中450はサファイア基板であり、この基板450の上にGaNパッファ層451, n型GaNコンタクト層452, n型GaAlNクラッド層453, n型GaN導波層454, InGaN多重量子井戸からなる第1の活性層455, アンドープGaN導波層456, InGaN多重量子井戸からなる第2の活性層457, p型GaN等波層458, p型GaAlNクラッド層459, p型GaNキャップ層460, p⁺型GaNコンタクト層461, n型InGaN光閉込め層462, p⁺型GaNコンタクト層463が形成されている。また、図中の464及び465はp側電極、466はn側電極である。

【 0 2 6 9 】第 1 の多重量子井戸活性層 4 5 5 のパンド ギャップE g 1₁ と第 2 多重量子井戸活性層 4 5 7 のパ ンドギャップE g₂ とは

 $Eg_1 > Eg_2$

となるように設定されている。これにより左側のレーザでは E_{g_2} のパンドギャップに相当する波長で、また右側のレーザでは E_{g_1} のパンドギャップに相当する波長で発振する。

【0270】(第26の実施形態)図52は、本発明の 第26の実施形態に係わる半導体レーザの構成を示す断 面図である。

【0271】レーザの基本層構造は前記図28に示したものと同じであるので、その詳しい説明は省略する。この実施形態においても、第1の多重量子井戸活性層196のパンドギャップ Eg_1 と第2の多重量子井戸活性層470のパントギャップ Eg_2 との関係を上述のように設定することによって、それぞれ異なる波長での発振が可能である。

【0272】(第27の実施形態)図53は、本発明の第27の実施形態に係わる半導体レーザの構成を示す断面図である。

【0273】この実施形態における半導体レーザの基本 構造は図51に示した例と同様であるので、その詳しい 説明は省略する。この実施形態では、接合面ダウンのマ ウント例を示してある。

【0274】図中の480はヒートシンクである。ヒートシンク480としては、Cuなどの他、BNやダイヤモンド等、熱伝導率の高い材料を用いると効果的である。このヒートシンク480には図に示したような段差を設けてあり、その上にメタライズによる金属層(例えばTi/Pt/Au層)481~484が形成されている。また、490は電極間を分離するための分離溝である。各メタライズ層と半導体レーザの電極とは、AuSn等の半田材485~489により圧着されている。

【0275】本実施形態のように接合面ダウンのマウントとすることにより、素子の熱抵抗が低減され、より高温での発振が可能となる。

【0276】なお、本発明は上述した各実施形態に限定されるものではなく、その要旨を逸脱しない範囲で、種々変形して実施することができる。

[0277]

【発明の効果】以上説明したように本発明によれば、基本横モードで連続発振することができ、光ディスクシステム等の光源に適した非点収差のない良質の出射 ピームを得ることのできる In GaAlBN系の半導体レーザ及びその製造方法を提供できる。

【0278】また、本発明によれば、活性層厚制御等の難しいプロセスを要することなく、光ディスクシステムにおける再生読出しと消去・記録の両方に要求されるレーザ性能を実現することのできる半導体レーザを提供できる。

【0279】さらにまた、本発明によれば、設計(使用波長が異なる光ディスクシステム間の互換性確保に」必要な、両者に使える半導体レーザを提供できる。

【0280】また、本発明によれば、活性層へのキャリア注入を効率的に行うとともに、電極コンタクトなどでの電圧降下を抑制することができ、光ディスクなどへの実用に供する低閾値、低電圧で動作し、高い信頼性を有する半導体レーザの製造方法を提供することにある。

【0281】また、本発明によれば、窒化ガリウム系化合物半導体層を一旦エッチングした後の再成長を良好に行うことができ、各種半導体素子の特性向上等に寄与し得る半導体レーザの製造方法を提供できる。

【図面の簡単な説明】

【図1】本発明の第1の実施形態に係わる半導体レーザの構成を示す断面図。

【図 2】ストライプ内外の等価屈折率差 Δn_{eq} 、基本モードに対する損失 α_0 ,損失差 $\Delta \alpha$ に関し、光閉込め層ーコア領域間の距離 h_{out} に対する依存性を示す図。

【図3】しきい値電流密度 J_{th} 、損失 α_0 ,損失差 $\Delta\alpha$ に関し、ストライプ幅Wに対する依存性を示す図。

【図4】ストライプ内外の等価屈折率差 Δn_{eq} およびピームの非点隔差と、光閉込め層の組成との関係を示す図。

【図5】各導波型における非点隔差および損失差 $\Delta\alpha$ に関し、ストライプ幅に対する依存性を示す図。

【図6】活性層総厚d、クラッド層厚 H_{clad} 並びにクラッド層-活性層のA1組成差 X_{A1} と、導波モード損失 α との関係を示す図。

【図7】SCH-MQW構造におけるクラッド層厚_{clad}並びに導波層厚H_{guide} と、導波モードとの関係を示す図。

【図8】しきい値電流密度 J_{th} 、光閉込め係数 Γ に関し、クラッド層 \mathbb{P}_{clad} 並びに導波層 \mathbb{P}_{guide} との関係を示す図。

【図9】遠視野像強度分布のクラッド層厚依存性を示す 図。

【図10】SCH-MQW構造におけるクラッド層厚 clad並びに導波層厚Hguide と、導波モードの境界線との関係を示す図。

【図11】SCH-MQW構造におけるクラッド層厚clad並びに導波層厚 H_{guide} と、導波モードの境界線との関係を示す図。

【図12】単位井戸層厚当りのしきい値電流密度 J_{th}/d_{act} に関し、光閉込め量 $\Delta x \cdot (H_{core}/\lambda) \cdot (H_{clad}/\lambda)$ に対する依存性を示す図。

【図13】同実施形態における半導体レーザの層構造の 設計例を示す図。

【図14】本発明によるしきい値低減効果を説明するための模式図。

【図15】オーバーフロー防止層を設けない場合のバンド構造及び電子と正孔の分布を示す図。

【図16】オーバーフロー防止層を設けた場合のバンド 構造及び電子と正孔の分布を示す図。 【図17】本発明の第2の実施形態に係わる半導体レーザの構成を示す断面図。

【図18】本発明の第3の実施形態に係わる半導体レーザの構成を示す断面図。

【図19】本発明の第4の実施形態に係わる半導体レーザの構成を示す断面図。

【図20】ヘテロ障壁による電流阻止効果の原理を示す図。

【図21】p-GaAlN/p-InGaN界面を持つ 構成における電流密度-電圧特性を示す図。

【図22】n-GaAlN/n-InGaN界面を持つ 構成における電流密度-電圧特性を示す図。

【図23】本発明の第5の実施形態に係わる半導体レーザの構成を示す断面図。

【図24】本発明の第6の実施形態に係わる半導体レーザの構成を示す断面図。

【図25】本発明の第7の実施形態に係わる半導体レーザの構成を示す断面図。

【図26】本発明の第8の実施形態に係わる半導体レーザの構成を示す断面図。

【図27】本発明の第9の実施形態に係わる半導体レーザの構成を示す断面図。

【図28】本発明の第10の実施形態に係わる半導体レーザの構成を示す断面図。

【図29】本発明の第11の実施形態に係わる半導体レーザの構成を示す断面図。

【図30】本発明の第12の実施形態に係わる半導体レーザの構成を示す断面図。

【図31】本発明の第13の実施形態に係わる半導体レーザの構成を示す斜視図。

【図32】本発明の第14の実施形態に係わる半導体レーザの構成を示す断面図。

【図33】本発明の第15の実施形態に係わる半導体レーザの構成を示す断面図。

【図34】本発明の第16の実施形態に係わる半導体レーザの構成を示す断面図。

【図35】本発明の第17の実施形態に係わる半導体レ ーザの構成を示す断面図。

【図36】同実施形態におけるエッチング方法を説明するための模式図。

【図37】同実施形態におけるエッチング方法を説明するための模式図。

【図38】本発明の第18の実施形態に係わる半導体レ 一ザの構成を示す断面図。

【図39】本発明の第19の実施形態に係わる半導体レーザの製造工程図。

【図40】同実施形態における半導体レーザの製造工程 図。

【図41】同実施形態における選択比とガス組成之の関係を示す図。

【図42】本発明の第20の実施形態に係わる半導体レーザの製造工程図。

【図43】同実施形態における半導体レーザの製造工程図。

【図44】本発明の第21の実施形態に係わる半導体レーザの製造工程図。

【図45】本発明の第22の実施形態に係わる半導体レーザの構成を示す断面図。

【図46】同実施形態における半導体レーザの製造工程図。

【図47】同実施形態における半導体レーザの製造工程 図。

【図48】本発明の第23の実施形態に係わる半導体レーザの構成を示す断面図。

【図49】本発明の第24の実施形態に係わる半導体レーザの構成を示す断面図。

【図50】図49に示した実施形態のレーザにおける電極の配置例を示す図。

【図51】本発明の第25の実施形態に係わる半導体レーザの構成を示す断面図。

【図52】本発明の第26の実施形態に係わる半導体レーザの構成を示す断面図。

【図53】本発明の第27の実施形態に係わる半導体レーザの構成を示す断面図。

【符号の説明】

10,30,70,90,110,130,150,170,190,210,230,260,280,300,320,344,350,370,430,450…サファイア基板

11, 31, 52, 71, 91, 111, 131, 15 1, 171, 191, 211, 231, 261, 28

1, 301, 321, 351, 371, 402, 43

1,451…GaNパッファ層

12,32,72,112,132,152,172, 192,212,232,262,282,302,3 22,352,372,432,452…n型GaNコ

ンタクト層

13, 33, 53, 73, 97, 113, 133, 15

3, 173, 194, 218, 233, 263, 28

3, 303, 323, 353, 373, 403, 43

3, 453…n型GaA1Nクラッド層

14, 34, 54, 74, 96, 114, 134, 15

4, 174, 195, 217, 234, 264, 28

4, 304, 324, 354, 374, 404, 43

4, 454…n型GaN導波層

15,35,55,375…n型GaAlNオーバーフロー防止層

16, 56, 75, 95, 115, 135, 155, 1 75, 196, 216, 235, 265, 285, 30 5, 325, 355, 376, 435, 437, 45 5,457…InGaN多重量子井戸 (MQW) 活性層 17,37,57,377…p型GaAlNオーパーフ ロー防止層

18,38,58,76,94,116,136,156,176,197,215,236,266,286,306,326,356,378,438,458 …p型GaN導波層

19,39,59,77,93,117,137,13 8,157,158,159,177,178,17 9,198,214,237,267,287,30 9,327,328,357,358,379,39 0,411a,439,459…p型GaAlNクラット層

20,40,60,79,99,120,141,16 1,181,193,213,213,240,26 9,289,310,329,412a,441,46 2···光閉込め層

21, 41, 61, 78, 92, 118, 139, 16 0, 180, 199, 250, 251, 268, 27 0, 288, 308, 359, 360, 380, 38 3, 413a, 413b, 440, 460, 461, 4 62…p型GaN層

22, 43, 62, 80, 101, 121, 142, 183, 201, 221, 242, 271, 292, 312, 361, 362, 385, 414a, 414b, 4

43, 444, 464, 465…p側電極 23, 44, 63, 81, 100, 122, 143, 1

84, 202, 222, 243, 272, 293, 31 3, 384, 415, 445, 466…n側電極

36…GaN単一量子井戸 (SQW) 活性層

42, 119, 140, 200, 220, 239, 24

1,307…p型InGaN層

50, 400…n型SiC基板

51, 401…n型2n0パッファ層

98,219…n型GaN層

3 4 0 … 反応容器

3 4 1 …金属電極

342…スターラー

343…NaOH溶液

3 4 5 … 直流電源

381…無機マスク層

382,391…電流狭窄層

405,407,425,427…活性層

406, 408, 436…GaN導波層

421···SiO2 膜

4 2 8 …吸収層

480…ヒートシンク

481~484…金属層

485~489…半田材

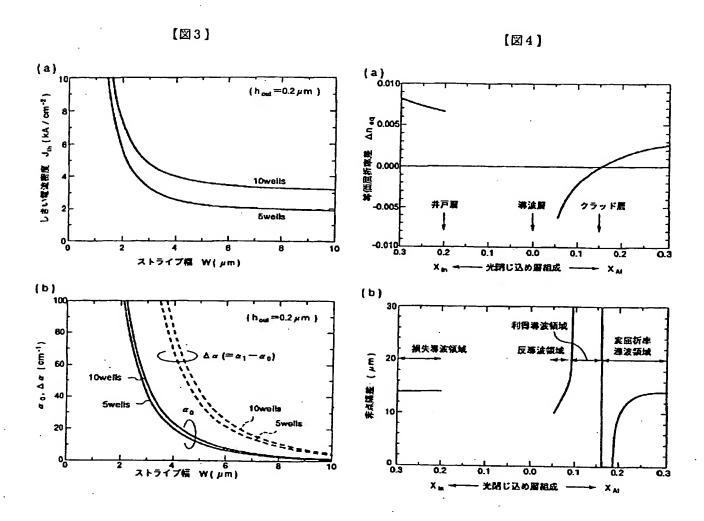
490…分離溝

 Eg_1 , Eg_2 … \mathcal{N} \mathcal{N} \mathcal{N} \mathcal{N} \mathcal{N} d 1, d 2…厚さ 【図1】 【図2】 (a) n-GaN GaN -10 サファイア基板 (b) 【図6】 α 0. Δσ (cm-1) (a) (d=0.1 µm) 30 0.6 0.2 hout (µm) 0.2 0.1 0.2 (b) [図12] $(a = 100 \text{cm}^{-1})$ Hciad (#m) Jn /d_{ert} (10¹⁰ A/cm³) 0.3 200cm⁻¹ 300cm⁻¹ 0.2 500cm⁻¹ 0.1 d(µm) 0.2

0.00

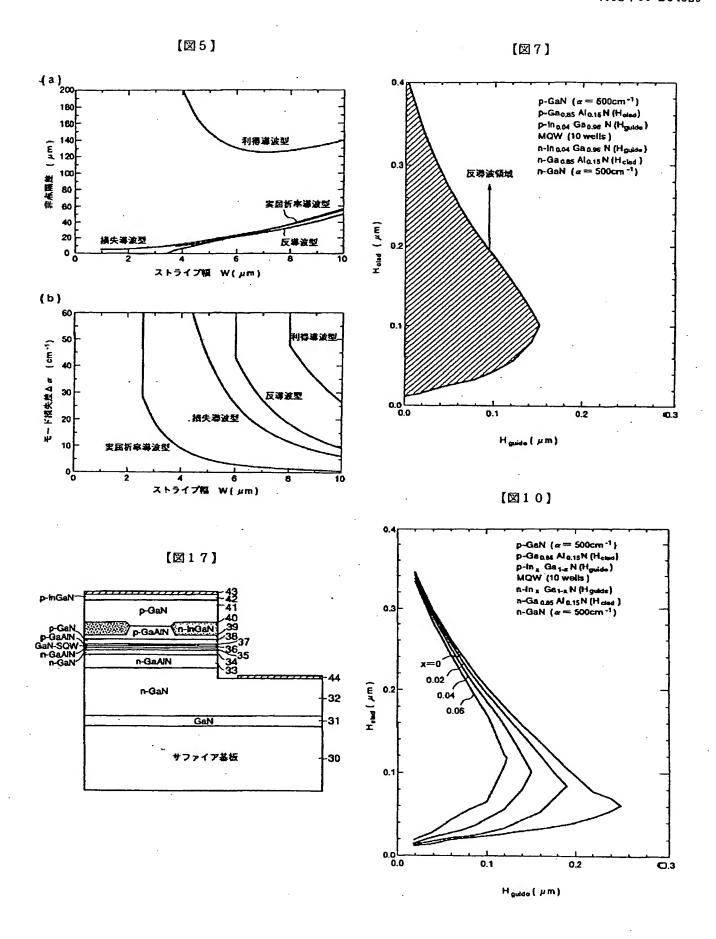
0.05

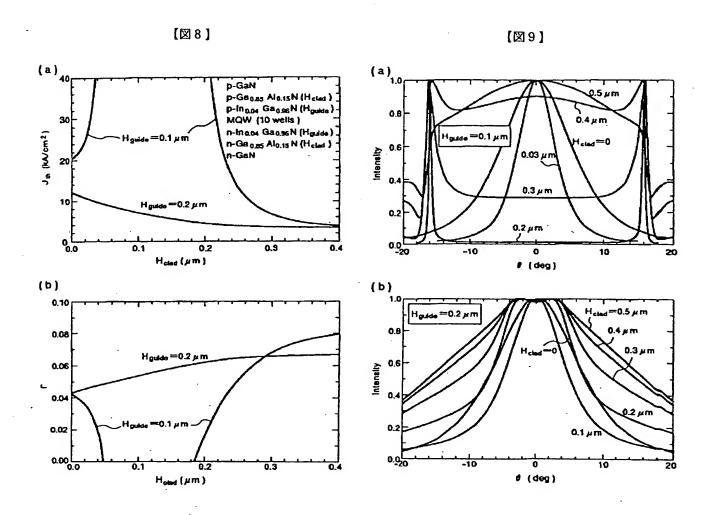
 $\Delta x (H_{cled} / \lambda) (H_{core} / \lambda)$

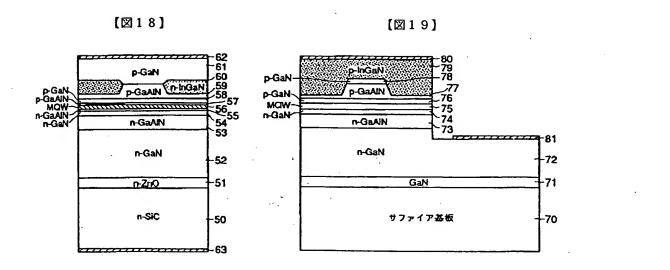


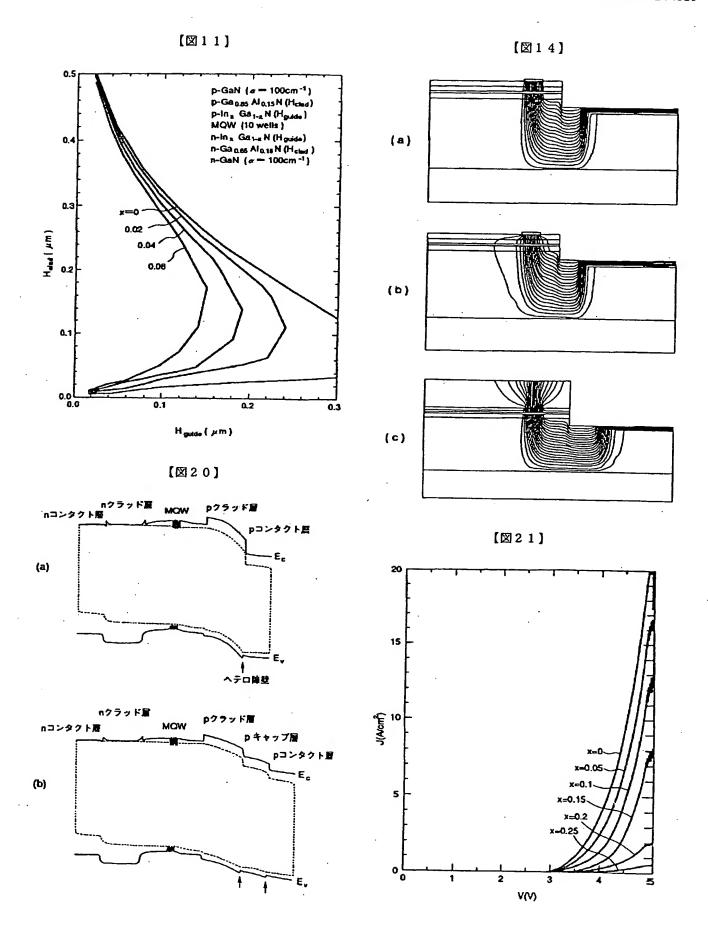
[図13]

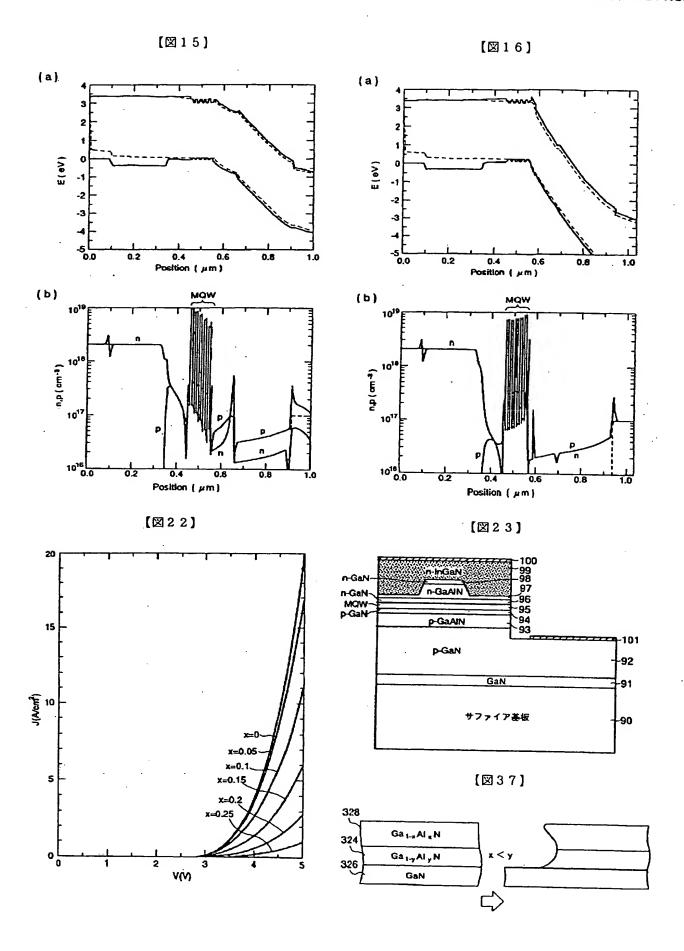
	[1]		(2)		(3)		[4]	
	組成	反草	組成	数厚	組成	牌厚	組成	決厚
pコンナナト屋	p-GaN		p-GaN		p-GaN		p-GaN	
pクラット゚層	p-Ga _{0.85} Al _{0.15} N	0.25 µ m	p-Ga _{0.85} Al _{0.16} N	0.3 µm	p-Ga _{0.65} Al _{0.15} N	0.27 µm	p-Ganes Alias N	0.3 µm
图纸等q	p-GeN	0.15 µ m	p-in _{oos} Ga _{o 95} N	0.1 µm	p-In _{0.05} G8 _{0.95} N	0.12 µm	p-IngosGaggeN	0.15 µm
MQW	10well		10 we ii		5well	•	5well	
電放影n	n-GaN .	0.15 μ m	n-In _{0,06} Ga _{0,96} N	0.1 μ m	n-In _{0.05} Ga _{0.95} N	0.12 µm	n-tno os Gao es N	0.15 µm
U.júzyl, 🗷	n-Ga _{0.65} Al _{0.16} N	0.25 μ m	n-Gaoas AletsN	0.3 µm	n-Ga _{o,es} Al _{o,15} N	0.27 μm	n-Ga _{0.86} Al _{0.15} N	0.3 µm
ロンナか居	n-GaN		n-GaN		n-GaN		n-GaN	
	(6)		[6]		[7]		[8]	
	組成	镁厚	組成	政师	組成	製料	組成	医摩
pコンタ介層	a Call							
カーヘンソレビ	p-csarv	i :	p-GaN		p-GaN	'	p-GaN	
		0.35 µ m				0.3 µ m		0.3 µm
pプラット 層	p-Ga _{oas} Al _{os} N	0.35 µ m 0.12 µ m	P-G8 _{0.25} Al _{0.15} N	0.3 µ m	p-Ga _{0.85} Al _{0.16} N		p-Geo. 86 Alb. 15 N	
pプラット 層		0.12 µ m	P-G8 _{0.25} Al _{0.15} N	0.3 µ m	p-Ga _{0.85} Al _{0.16} N	0.3 μm 0.15 μm	p-Geo. 86 Alb. 15 N	0.3 μm 0.15 μm
p分小子層 p海波度	p-Ga _{0.65} Al _{0.95} N p-In _{0.05} Ga _{0.94} N 5wett	0.12 µ m	p-Ga _{0.85} Al _{0.15} N p-In _{0.05} Ga _{0.96} N 10well	0.3 µ m 0.15 µ m	p-Ga _{q.as} Al _{q.16} N p-GaN 10well	0.15 μ m	p-Ga _{0,86} Ab _{,15} N p-GaN 5well	0.15 μ m
p分小·層 p海波閣 MQW n海波沼	p-Ga _{0.85} Al _{0.15} N p-In _{0.06} G8 _{0.94} N 5wett n-In _{0.06} G2 _{0.94} N	m بر 0.12 مبر 0.12	p-Ga _{0.85} Ab _{. 15} N p-In _{0.05} Ga _{0.95} N 10well n-In _{0.05} Ga _{0.95} N	0.3 µm 0.15 µm 0.15 µm	p-Ga _{0.85} Al _{0.16} N p-GaN 10well n-In _{0.05} Ga _{0.95} N	0.15 μ m 0.12 μ m	p-Ga _{0,86} Ab _{1,15} N p-GaN 5well n-In _{0,05} Ga _{0,95} N	0.15 μm 0.15 μm



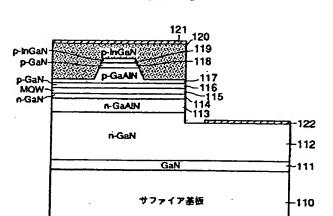




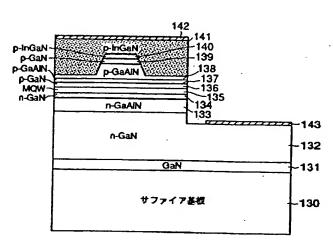




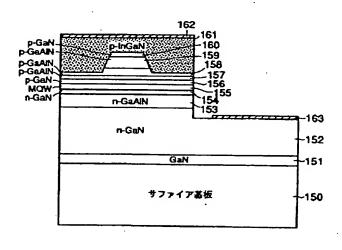




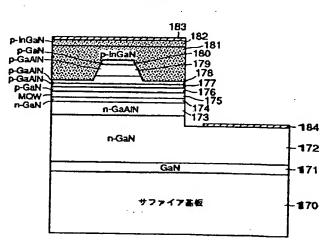
【図25】



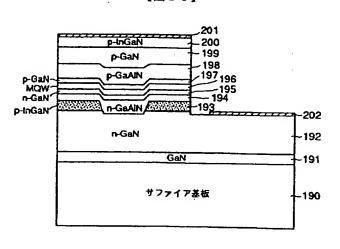
【図26】



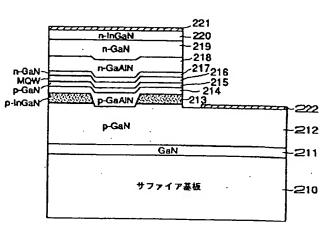
【図27】



【図28】



【図29】



-30≥

301

-300>

【図30】 【図32】 239 p-InGaN 242 238 p-GeN p-InGaN-n-InGaN 240 269 p-GaN MQW -267 p-GaN-MOW-n-GaN -266 n-GaN 265 264 263 n-GaAIN 243 -272 n-GaN n-GaN -232 -262 GaN 231 GaN -261 サファイア基板 230 サファイア基板 -260 【図31】 【図43】 (d) 383 p-GaAIN n-GaAIN n-GaN サファイア基板 231 230 (e) 385 n-GaN GaN-サファイア基仮 サファイア基板 [図33] 【図34】 292 288 312 291 ≠}-311 P-InGaNp-GaN-290 p-GaAIN 309 p-GaN 289 p-GaAIN 308 p-InGaN p-GaN--287 p-GaN -286 -306 MQW-n-GaN MQW-285 n-GaN n-GaAIN n-GaAIN 284 303 283 313 -293

-282

-281

-280

n-GaN

GaN

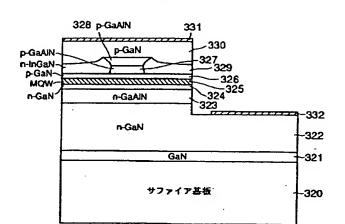
サファイア基板

n-GaN

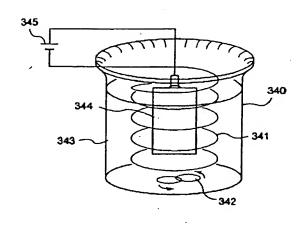
GaN

サファイア基板。

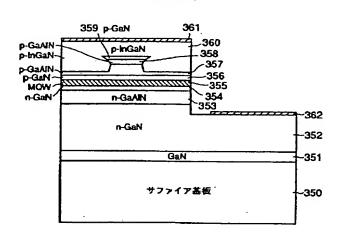
[図35]



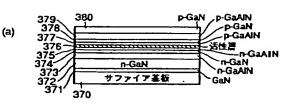
[図36]

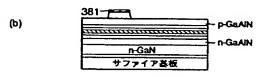


[図38]

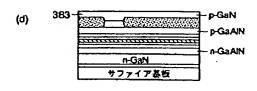


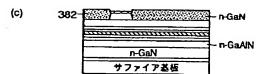
[図39]

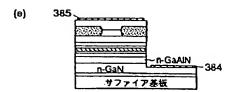


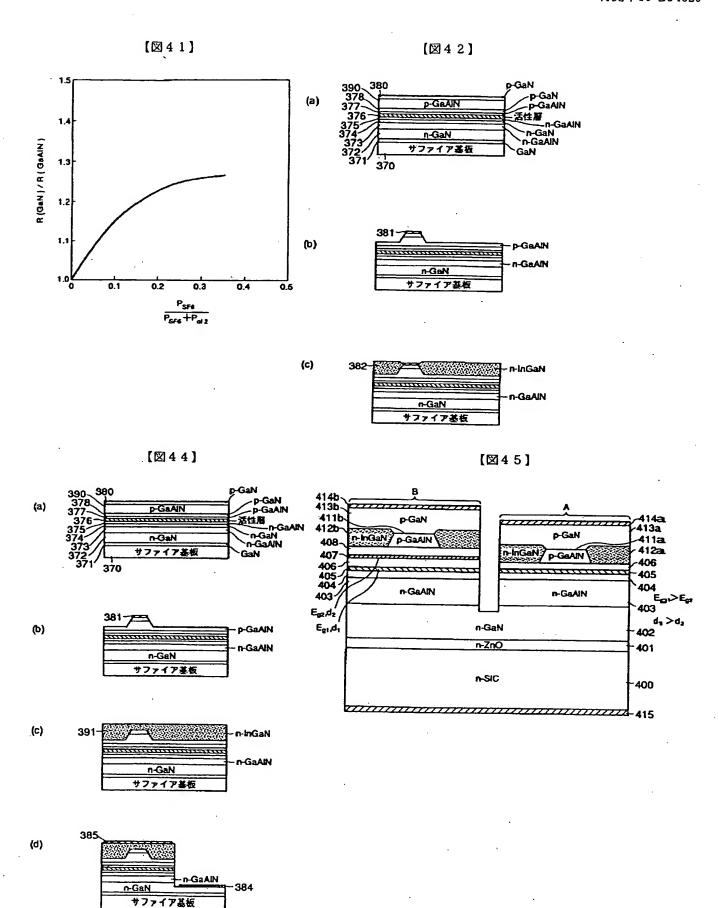


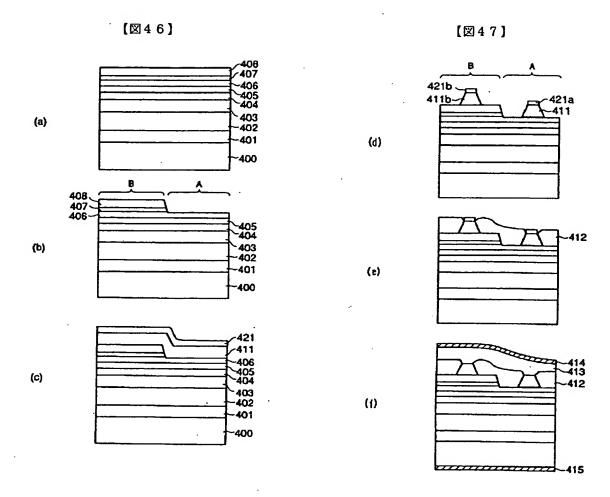




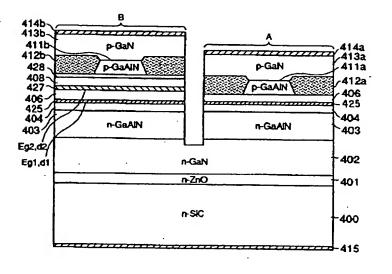




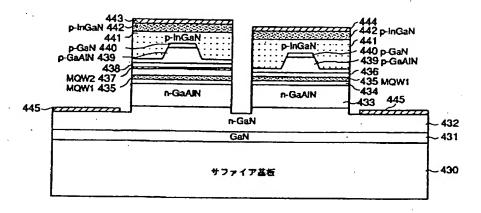




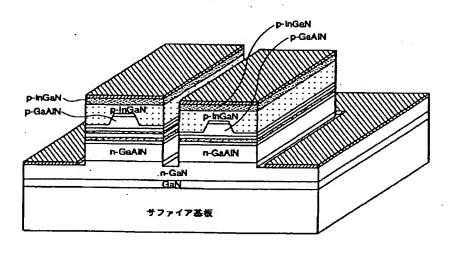
【図48】



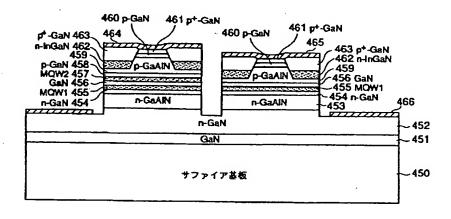
[図49]



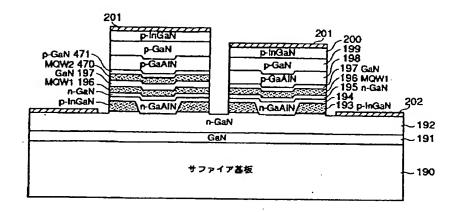
【図50】



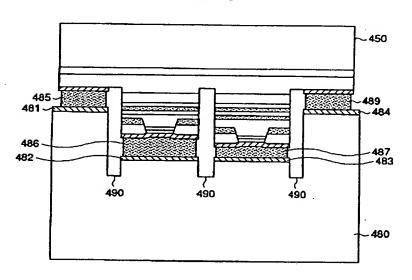
【図51】



【図52】



【図53】



フロントページの続き

(72) 発明者 鈴木 真理子

神奈川県川崎市幸区小向東芝町1番地 株式会社東芝研究開発センター内

(72)発明者 布上 真也

神奈川県川崎市幸区小向東芝町1番地 株

式会社東芝研究開発センター内

(72)発明者 石川 正行

神奈川県川崎市幸区小向東芝町1番地 株

式会社東芝研究開発センター内